

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787121033872

10位ISBN编号：7121033879

出版时间：2007-1

出版时间：电子工业

作者：李芷

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

《高职高专计算机系列规划教程：微机原理与接口技术（第2版）》以Intel 80x86微处理器为背景，从应用角度系统介绍16位和32位微机的系统结构、微处理器、存储器、中断系统、输入/输出接口、控制器接口、数/模和模/数转换接口、总线接口、常用外设接口的工作原理及其应用技术。

全书共分11章。

书中首先介绍微机的软件、硬件技术基础，以及微机接口技术的基本要点，然后分别阐述微机系统的微处理器、存储器、中断系统、专用控制器、并行/串行通信、数/模和模/数转换器、总线技术、人-机交互接口的组成、工作原理及其应用技术，并对微机系统常用的通用可编程接口电路给出应用实例分析。

《高职高专计算机系列规划教程：微机原理与接口技术（第2版）》最后一章给出8个通用接口应用实验项目示例，供微机课程教学实验选用。

《高职高专计算机系列规划教程：微机原理与接口技术（第2版）》可作为高职高专计算机专业、通信工程专业和其他工科专业本课程的教材，也可作为计算机（偏硬件技术）等级考试的培训教材。

<<微机原理与接口技术>>

书籍目录

第1章 微型计算机概述1.1 微型计算机1.1.1 微处理器、微型计算机和微型计算机系统1.1.2 微型计算机性能指标1.1.3 微型计算机的组成1.1.4 微机的分类及其应用1.2 微机的软件基础1.2.1 微机中的数和运算1.2.2 微机的指令系统1.2.3 汇编语言程序设计1.3 微机的结构特点1.3.1 微机的总线结构1.3.2 管脚的功能复用1.3.3 流水线技术1.3.4 微机中常用的数字部件习题1第2章 80x86微处理器及其系统结构2.1 8086/8088微处理器2.1.1 8086/8088微处理器结构2.1.2 8086/8088的总线周期2.1.3 8086/8088的管脚特性2.2 8086/8088的系统组成2.2.1 最小、最大模式系统组成的共同点2.2.2 8086/8088最小模式系统组成2.2.3 8086/8088最大模式系统组成2.3 现代微处理器系统2.3.1 80x86高档微处理器2.3.2 32位微处理器的寄存器2.3.3 32位微处理器的工作方式2.3.4 现代微机的系统结构习题2第3章 微机存储器3.1 半导体存储器3.1.1 半导体存储器的性能指标3.1.2 半导体存储器的分类及其特点3.1.3 存储器芯片的基本组成3.2 存储器与系统的连接3.2.1 数据线、地址线和读/写线的连接3.2.2 存储器容量的扩充3.2.3 片选信号的产生3.2.4 微机内存存储器组织3.3 现代存储器体系结构3.3.1 并行主存储器结构3.3.2 高速缓冲存储器3.3.3 虚拟存储器习题3第4章 微机接口概述4.1 微机接口4.1.1 微机接口与接口技术4.1.2 接口的分类4.1.3 接口的功能4.2 I/O接口的基本结构4.2.1 接口与外设之间的信息4.2.2 I/O接口的基本组成4.3 接口数据传送的控制方式4.3.1 程序方式4.3.2 中断方式4.3.3 直接存储器存取(DMA)方式习题4第5章 微机中断系统5.1 中断和中断系统5.1.1 中断系统功能5.1.2 中断处理过程5.1.3 中断判优(排队)逻辑5.2 8086/8088中断结构5.2.1 向量中断5.2.2 8086/8088中断分类5.2.3 8086/8088中断管理过程5.3 现代微机的中断技术5.3.1 保护方式的中断5.3.2 I/O控制中心(ICH)的中断5.3.3 APIC中断习题5第6章 控制器接口6.1 中断控制器8259A6.1.1 8259A的功能6.1.2 8259A的内部结构和管脚6.1.3 8259A的中断管理方式6.1.4 8259A的编程设置6.2 DMA控制器8237A6.2.1 8237A的基本特点6.2.2 8237A的内部结构和管脚6.2.3 8237A的工作方式6.2.4 8237A的寄存器及其编程应用6.3 定时/计数器82536.3.1 定时/计数器工作原理6.3.2 8253的内部结构和管脚6.3.3 8253的工作方式6.3.4 8253的应用示例习题6第7章 并行/串行通信接口7.1 可编程并行I/O接口8255A7.1.1 8255A的内部结构和管脚7.1.2 8255A的控制字7.1.3 8255A的工作方式7.1.4 8255A的应用示例7.2 串行通信和串行I/O接口7.2.1 串行通信方式7.2.2 串行通信规程7.2.3 串行I/O接口的基本结构7.3 可编程串行I/O接口8251A7.3.1 8251A的内部结构和管脚7.3.2 8251A的工作过程7.3.3 8251A的控制字和状态字7.3.4 串行I/O接口应用示例习题7第8章 数/模、模/数转换接口8.1 数/模(D/A)转换8.1.1 D/A转换原理8.1.2 D/A转换器性能参数8.1.3 DAC0832及其接口电路8.2 模/数(A/D)转换8.2.1 A/D转换过程8.2.2 A/D转换方法8.2.3 A/D转换器性能参数8.2.4 ADC0809及其接口电路8.3 数/模、模/数通道设计8.3.1 多路模拟开关8.3.2 采样/保持器8.3.3 A/D, D/A通道的结构形式8.3.4 A/D, D/A通道设计应用示例习题8第9章 微机总线接口9.1 总线技术9.1.1 总线和总线结构9.1.2 总线类型和总线标准9.1.3 总线技术9.2 系统总线9.2.1 STD总线9.2.2 PC/XT总线9.2.3 ISA和EISA总线9.3 高速局部总线9.3.1 VL(VESA)总线9.3.2 PCI总线9.4 常用的串行总线9.4.1 EIA-RS-232总线9.4.2 USB总线习题9第10章 人-机交互接口10.1 输入设备接口10.1.1 非编码键盘接口10.1.2 PC机键盘接口10.1.3 鼠标接口10.2 输出设备接口10.2.1 LED数字显示器接口10.2.2 CRT显示器和显示适配器10.2.3 针式打印机接口10.3 磁盘存储器接口10.3.1 软磁盘接口10.3.2 硬磁盘接口习题10第11章 微机原理与接口实验11.1 微机实验系统11.1.1 实验系统(台)的组成11.1.2 TDN 86/51教学实验系统11.2 存储器扩充实验11.3 8259A中断控制器实验11.4 8237A DMA控制器实验11.5 8253定时/计数器实验11.6 8255A并行接口实验11.7 8251A串行接口实验11.8 DAC0832和ADC0809实验11.9 时间数码显示系统实验附录A 8086/8088指令系统表附录B IBM PC/XT中断向量地址表附录C DOS功能调用(INT 21H)表附录D BIOS中断调用表参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>