

<<精通Verilog HDL语言编程>>

图书基本信息

书名：<<精通Verilog HDL语言编程>>

13位ISBN编号：9787121041273

10位ISBN编号：7121041278

出版时间：2007-5

出版时间：电子工业

作者：刘波编著

页数：543

字数：742000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<精通Verilog HDL语言编程>>

内容概要

本书是Verilog HDL语言编程设计的优秀实践指导书。

全书通过基础知识和大量实例结合的形式，详细介绍了Verilog HDL语言程序设计的基础、Verilog语言的综合内幕、常用EDA工具的使用、CPLD / FPGA设计的指导原则，以及大量的工程应用实例。

全书共分为五篇23章：第一篇为Verilog HDL语言设计基础篇；第二篇为Verilog HDL语言综合原理篇；第三篇为常用EDA开发工具篇；第四篇为设计经验与技巧篇；第五篇是Verilog HDL实例应用篇。内容从零开始，由浅入深，循序渐进，符合读者学习过程。

集基础知识、设计经验与技巧、综合应用实例于一体，是读者学习Verilog HDL语言编程的最佳参考资料。

本书适合电子、计算机、自动控制等专业的大学学生阅读，同时也适合广大从事数字系统设计的科研人员使用。

作者简介

刘波，男，29岁，毕业于西安理工大学测控专业，硕士研究生。
目前在成都前锋科技事业部担任主持设计师，精通单片机、CPLD/FPGA及DSP的设计，现主要从事数字电视相关产品的开发。

曾经设计完成过的代表性项目有：QF5310型MPEG2综合解码器、QF5372型多标准调制射频信号发

书籍目录

第一篇 Verilog HDL语言设计基础篇 第1章 Verilog HDL语言设计入门 第2章 Verilog HDL语言要素与表达式 第3章 行为级建模 第4章 结构级建模 第5章 时序状态机的设计入门与提高第二篇 Verilog HDL语言综合原理篇 第6章 综合的基本知识 第7章 Verilog HDL语句的综合- 第8章 常用模块的建模实例 第9章 建模优化 第10章 设计验证第三篇 常用EDA开发工具 第11章 Quartus 使用指南 第12章 ISE开发工具 第13章 ModelSim开发工具第四篇 设计经验与技巧篇 第14章 优秀设计的经验与技巧指导第五篇 Verilog HDL实例应用篇 第15章 各种加法器(减法器)设计 第16章 常用乘法器设计 第17章 伽罗华域GF(q)乘法器设计 第18章 常用除法器设计 第19章 积分梳状滤波器(CIC)设计 第20章 CORDIC数字计算机的设计 第21章 伪随机序列应用设计 第22章 异步FIFO设计 第23章 RS(204, 188)译码器的设计附录A Verilog关键字附录B Verilog运算符附录C Verilog系统任务与函数

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>