

## <<数字电路与逻辑设计>>

### 图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787121042362

10位ISBN编号：7121042363

出版时间：2007-5

出版时间：电子工业出版社

作者：刘浩斌

页数：414

字数：678000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电路与逻辑设计>>

### 内容概要

本书是《数字电路与逻辑设计》教材的配套教科书。

内容包括《数字电路与逻辑设计》习题解答、全真试题和实验指导三个部分。

习题解答部分包含配套教材中各章的思考题及习题的详尽解答、参考答案；期末考试全真试题及参考答案；研究生入学考试全真试题及参考答案。

实验指导部分中介绍数字逻辑电路实验的常用仪器，针对教材各部分内容的数字逻辑电路的实验，以及为拓展知识的课程设计实验。

本书既可作为高等学校计算机、通信、电气工程及自动化等专业的配套教科书，也可作为数字逻辑电路教师的参考用书、研究生入学考试辅导教材及技术人员的参考书。

## &lt;&lt;数字电路与逻辑设计&gt;&gt;

## 书籍目录

第一篇《数字电路与逻辑设计》思考题及习题解答? 第1章 数制与编码? 第2章 逻辑代数与逻辑函数? 第3章 集成逻辑门电路? 第4章 组合逻辑电路? 第5章 触发器? 第6章 时序逻辑电路? 第7章 寄存器? 第8章 数/模与模/数转换? 第9章 脉冲的产生与整形? 第10章 VHDL语言与数字逻辑电路设计?

第二篇 数字电路期末考试和研究生入学考试全真试题? 第11章 数字电路期末考试全真试题? 试题一? 试题二? 试题三? 试题四? 试题五? 试题六? 试题七? 试题八? 试题九? 试题十? 第12章 研究生入学考试全真试题? 研究生入学考试试题一? 研究生入学考试试题二? 研究生入学考试试题三? 研究生入学考试试题四? 研究生入学考试试题五? 研究生入学考试试题六? 第13章 数字电路期末考试和研究生入学考试全真试题答案? 13.1 数字电路期末考试全真试题答案 试题一? 试题二? 试题三? 试题四? 试题五? 试题六? 试题七? 试题八? 试题九? 试题十? 13.2 研究生入学考试全真试题答案? 研究生入学考试试题一? 研究生入学考试试题二? 研究生入学考试试题三? 研究生入学考试试题四? 研究生入学考试试题五? 研究生入学考试试题六? 第三篇《数字电路与逻辑设计》实验指导? 第14章 实验仪器性能及使用方法? 14.1 数字逻辑实验的基本知识? 14.1.1 数字逻辑实验中的逻辑值? 14.1.2 数字逻辑实验注意事项和排除故障的方法? 14.1.3 数字逻辑电路图形符号及常用集成逻辑电路引脚图? 14.2 实验仪器性能及使用方法? 14.2.1 DT—830型数字万用表? 14.2.2 交流毫伏表? 14.2.3 稳压电源? 14.2.4 示波器? 14.2.5 函数波形发生器? 14.2.6 数字逻辑实验箱? 14.2.7 仪器使用注意事项? 第15章 数字逻辑电路实验? 15.1 仪器使用练习, 门电路和逻辑函数化简? 实验一 仪器使用练习? 实验二 常用集成逻辑门的功能? 实验三 逻辑函数化简? 15.2 组合逻辑电路? 实验四 组合逻辑电路分析——全加器和加法器? 实验五 组合逻辑电路设计——代码转换器? 实验六 编码器和译码器? 实验七 数据选择器和数据分配器? 15.3 触发器和时序逻辑电路? 实验八 触发器及时序逻辑电路分析? 实验九 时序逻辑电路设计? 实验十 集成寄存器与环形计数器? 实验十一 异步计数器和同步计数器? 实验十二 序列信号发生器? 15.4 数/模与模/数转换? 实验十三 D/A转换器? 实验十四 A/D转换器? 15.5 集成定时器和脉冲产生电路? 实验十五 集成555定时器及单稳态电路? 实验十六 多谐振荡器及施密特电路? 第16章 数字逻辑课程设计? 16.1 巴克码的产生与检测? 16.2 数字电子钟? 16.3 交通灯控制器? 16.4 电话计时系统? 16.5 出租汽车自动计价器? 参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>