

<<Cadence高速电路板设计与仿真>>

图书基本信息

书名：<<Cadence高速电路板设计与仿真>>

13位ISBN编号：9787121048302

10位ISBN编号：7121048302

出版时间：2007-9

出版时间：电子工业出版社

作者：周润景,袁伟亭

页数：739

字数：1210000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Cadence高速电路板设计与仿真>>

内容概要

本书以Cadence公司最新推出的SPB15.7版本为基础，以实际PCB设计流程为例子，详尽讲解Cadence公司的PCB工具使用方法，包括用Capture完成原理图设计、原理图符号的制作、PCB元件的封装设计、板框设置、元件的布局、PCB布线、基于SpecctraQuest的高速电路仿真及文档的输出。本书对SPB15.7版本的新功能做了详尽讲解，特别增加了高速PCB的设计部分。通过本书的学习，读者可以掌握使用Cadence公司的PCB工具设计高质量PCB的方法。本书力求实用、全面、系统，使读者能在较短的时间内全面掌握该设计工具。

本书适合于对PCB设计有一定基础的中、高级读者。
可作为电子及相关专业PCB设计培训用书，也可以作为高级电子产品研发人员的技术参考用书。

书籍目录

第1章 Cadence Allegro SPB 15.7简介第2章 Capture原理图设计工作平台第3章 制作元件及创建元件库第4章 创建新设计第5章 PCB设计预处理第6章 Allegro 的属性设置第7章 集成电路封装的制作 第8章 连接器和分立元件封装的制作 第9章 电路板的建立第10章 设置设计规则第11章 布局第12章 高级布局第13章 铺铜第14章 布线第15章 后处理第16章 加入测试点第17章 电路板加工前的准备工作第18章 Allegro其他高级功能第19章 高速PCB设计知识第20章 仿真前的准备工作第21章 约束驱动布局第22章 约束驱动布线第23章 后布线DRC分析第24章 差分对设计附录A Use Preferences设置附录B DRC错误代码参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>