

<<CPLD/FPGA常用模块与综合系统>>

图书基本信息

书名：<<CPLD/FPGA常用模块与综合系统设计实例精讲>>

13位ISBN编号：9787121050459

10位ISBN编号：7121050455

出版时间：2007-11

出版时间：电子工业出版社

作者：罗苑棠

页数：437

字数：630000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CPLD/FPGA常用模块与综合系统>>

内容概要

全书通过实例精讲的形式，详细介绍了CPLD/FPGA常用模块与综合应用系统设计的方法与技巧。

全书共分为3篇22章，第1篇为基础知识篇，简要介绍了CPLD/FPGA硬件结构知识、VHDL硬件编程语言、Verilog与System C编程、常用开发工具；第2篇为常用模块设计实例篇，通过14个模块设计实例，详细介绍了CPLD/FPGA的各种开发技术和使用技巧，这些模块实例基础、实用，易学易懂，全部调试通过，几乎涵盖了所有的CPLD/FPGA开发技术；第3篇为综合系统设计实例篇，通过4个综合系统实例，对前面的CPLD/FPGA常用模块进行了综合应用设计，经过此篇学习，读者可以快速地提高CPLD/FPGA综合系统设计的能力，步入高级工程师的行列。

本书配有光盘一张，包含了全书所有实例的硬件原理图和程序源代码，方便读者学习和使用。本书适合计算机、自动化、电子及硬件等相关专业的学生，以及从事CPLD/FPGA开发的科研人员使用。

书籍目录

第一篇 基础知识篇 第1章 CPLD/FPGA硬件结构知识 第2章 VHDL编程知识 第3章 Verilog与SystemC编程 第4章 CPLD/FPGA常用开发工具第二篇 常用模块设计实例篇 第5章 基本门逻辑实例模块设计 第6章 编码器实例模块设计 第7章 译码器实例模块设计 第8章 选择器实例模块设计 第9章 运算器实例模块设计 第10章 移位寄存器实例模块设计 第11章 计数器实例模块设计 第12章 状态机实例模块设计 第13章 FLFO实例模块设计 第14章 存储器实例模块设计 第15章 锁存器实例模块设计 第16章 频率合成器实例模块设计 第17章 分频器实例模块设计 第18章 脉冲控制器实例模块设计第三篇 综合系统设计实例篇 第19章 信号调制通信系统设计实例 第20章 FPGA语音通信平台设计实例 第21章 USB接口应用系统设计实例 第22章 FPGA视频处理系统设计实例 附录A CPLD/FPGA术语汇编 附录B 常用FPGA的端口资源

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>