

<<数字电子技术与逻辑设计教程>>

图书基本信息

书名：<<数字电子技术与逻辑设计教程>>

13位ISBN编号：9787121052767

10位ISBN编号：7121052768

出版时间：2008-1

出版时间：电子工业

作者：徐煜明 编

页数：245

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术与逻辑设计教程>>

内容概要

本书是普通高等教育“十一五”国家级规划教材，是在《数字电子技术与逻辑设计教程（第二版）》的基础上作了进一步修订而成的，并增加了免费电子课件。

本书共9章，内容包括数字电路基础、逻辑代数、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生与变换，并介绍了A/D和D/A转换及大规模集成电路ROM、RAM、PLD等的一般知识。

本书叙述简明扼要，通俗易懂，可作为高职、高专计算机类、电气类、电子类、自动化类专业的教材，也可供有关工程技术人员自学参考。

<<数字电子技术与逻辑设计教程>>

书籍目录

第1章 数字电路基础 1.1 数字电路概述 1.1.1 数字信号和数字电路 1.1.2 数字电路的特点
1.1.3 数字电路的分类 1.1.4 脉冲与脉冲参数 1.2 计数体制 1.2.1 进位计数制 1.2.2 二进制数
1.2.3 八进制数和十六进制数 1.2.4 数制转换 1.2.5 BCD码 1.2.6 格雷码 小结 习题第2章 逻辑
代数 2.1 逻辑代数中的三种基本运算 2.1.1 或运算 (Logic Addition) 2.1.2 与运算 (Logic
Multiplication) 2.1.3 非运算 (Logic Negation) 2.2 逻辑函数及其表示方法 2.2.1 逻辑函数 2.2.2
逻辑函数的表示方法 2.3 逻辑代数基本定律及常用公式 2.3.1 逻辑代数基奉定律 2.3.2 逻辑
代数的常用公式 2.3.3 逻辑代数的重要规则 2.3.4 逻辑代数的相等 2.4 逻辑函数的化简 2.4.1
逻辑函数表达式的基本形式 2.4.2 逻辑函数表达式的标准形式 2.4.3 逻辑函数的化简 小结 习题
第3章 逻辑门电路 3.1 分立元件门电路 3.1.1 二极管开关特性 3.1.2 晶体三极管开关特性 3.1.3
简单门电路 3.1.4 复合门电路 3.2 TTL集成与非门电路 3.2.1 TTL电路的结构 3.2.2 TTL电路的工
作原理 3.2.3 TTL与非门的传输特性 3.2.4 TTL与非门的性能指标 3.2.5 TTL与非门的改进 3.2.6
TTL电路的其他类型 3.3 其他双极型门电路 3.3.1 发射极耦合逻辑电路 (ECL电路) 3.3.2 沝入
逻辑电路 3.4 MOS门电路 3.4.1 MOS反相器 3.4.2 MOS与非门 3.4.3 MOS或非门 3.4.4
CMOS传输门 小结 习题第4章 组合逻辑电路 4.1 概述 4.2 组合逻辑电路的分析 4.2.1 分析
步骤 4.2.2 分析举例 4.3 组合逻辑电路的设计 4.3.1 设计步骤 4.3.2 设计举例 4.4 常用
组合逻辑部件 4.4.1 编码器 4.4.2 译码器 4.4.3 数据选择器 4.4.4 加法器 4.4.5 数码比
较器 4.5 用中规模集成电路设计组合电路 4.5.1 用数据选择器实现组合逻辑函数第5章
集成触发器第6章 时序逻辑电路第7章 脉冲信号的产生及波形变换第8章 数/模转换器和模/数转换
器第9章 大规模集成电路介绍部分习题答案参考答案

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>