

<<电路与电子技术>>

图书基本信息

书名：<<电路与电子技术>>

13位ISBN编号：9787121057656

10位ISBN编号：7121057654

出版时间：2008-1

出版时间：电子工业

作者：张纪成 编

页数：278

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电路与电子技术>>

内容概要

《新编电子与电子信息类本科规划教材·电子电气基础课程电路与电子技术（下册）：数字电子技术（第2版）》分为上、中、下三册，上册为电路原理部分，中册为模拟电子技术部分，下册为数字电子技术部分。

下册内容包括：逻辑代数、门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、半导体存储器和可编程逻辑、数模转换器和模数转换器、数字系统，共9章。

《新编电子与电子信息类本科规划教材·电子电气基础课程电路与电子技术（下册）：数字电子技术（第2版）》内容丰富，语言流畅，通俗易懂，重点突出，保证基础，立足应用。

每章都有丰富的例题和习题，各章前有概述、后有小结，书后有部分习题答案。

《新编电子与电子信息类本科规划教材·电子电气基础课程电路与电子技术（下册）：数字电子技术（第2版）》适合作为电子、电气、自动化、通信、计算机、机电一体化等专业本科生、大专生及成人教育多学时教材或参考书，还可供工程技术人员自学使用。

<<电路与电子技术>>

书籍目录

第1章 逻辑代数1.1 概述1.1.1 脉冲电路1.1.2 数字电路1.2 数制1.2.1 常用的计数制1.2.2 数制的转换1.3 码制1.3.1 二、十进制编码1.3.2 循环码1.4 逻辑函数及其描述方法1.4.1 逻辑变量1.4.2 基本逻辑运算1.4.3 逻辑函数表达式1.4.4 真值表1.4.5 逻辑门及逻辑电路图1.5 逻辑代数的基本定律和规则1.5.1 基本定律及常用公式1.5.2 三个规则1.6 逻辑函数表达式的标准形式1.6.1 最小项表达式1.6.2 最大项表达式1.7 逻辑函数的化简1.7.1 代数法1.7.2 卡诺图法1.7.3 具有无关项的逻辑函数化简1.8 正逻辑与负逻辑本章小结习题1

第2章 门电路2.1 三极管开关特性2.1.1 双极型三极管的开关特性2.1.2 增强型MOS管的开关特性2.2 集成门电路2.2.1 TTL与非门2.2.2 CMOS反相器2.2.3 其他类型门电路本章小结习题2

第3章 组合逻辑电路3.1 概述3.2 组合逻辑电路的分析方法3.3 常用的组合逻辑部件3.3.1 编码器3.3.2 译码器3.3.3 数据选择器与数据分配器3.3.4 加法器3.3.5 数值比较器3.4 组合逻辑电路的设计方法3.4.1 设计步骤3.4.2 设计举例3.5 组合逻辑电路的竞争冒险3.5.1 产生竞争冒险现象的原因3.5.2 竞争冒险现象的检查消除方法本章小结习题3

第4章 触发器4.1 触发器的基本形式4.1.1 基本RS触发器4.1.2 同步触发器4.2 主从结构触发器4.2.1 主从RS触发器4.2.2 主从JK触发器4.3 边沿触发器4.3.1 维持阻塞D触发器4.3.2 边沿触发型JK触发器4.4 CMOS触发器4.4.1 CMOS主从D触发器4.4.2 CMOS主从JK触发器4.5 不同逻辑功能触发器之间的相互转换4.5.1 JK触发器转换为其他触发器4.5.2 D触发器转换为其他触发器本章小结习题4

第5章 时序逻辑电路第6章 脉冲波形的产生与整形第7章 半导体存储器和可编程逻辑第8章 数模转换器和模数转换器第9章 数字系统附录A 部分习题答案附录B 常用逻辑符号对照表参考文献

<<电路与电子技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>