

<<单片机原理与应用设计>>

图书基本信息

书名：<<单片机原理与应用设计>>

13位ISBN编号：9787121061622

10位ISBN编号：7121061627

出版时间：2008-4

出版时间：张毅刚、彭喜元 电子工业出版社 (2008-04出版)

作者：张毅刚，彭喜元 著

页数：332

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<单片机原理与应用设计>>

内容概要

本书为普通高等教育“十一五”国家级规划教材，详细介绍了与MCS . 51单片机兼容的89C51单片机的硬件结构、指令系统及工作原理，并从应用设计的角度介绍89C51单片机的各种硬件接口设计、汇编语言接口驱动程序设计和89C51单片机应用系统设计。

本书紧紧抓住接口设计这一主线，突出了选取内容的实用性、典型性，同时对89C51单片机应用系统设计中用到的各种新器件也做了介绍。

本教材在附录中还给出了部分思考题和习题参考答案、10个基础实验和23个课程设计题目，还为任课教师免费提供电子课件。

本书可作为各类工科院校、职业技术学院电子技术、计算机、工业自动化、自动控制、智能仪器仪表、电气工程、机电一体化等专业单片机课程教材，也可供从事单片机应用设计的工程技术人员参考。

<<单片机原理与应用设计>>

书籍目录

第1章 单片机概述1.1 单片机基础1.1.1 电子计算机及其发展历史1.1.2 微型计算机简介1.1.3 什么是单片机1.2 单片机的发展历史及发展趋势1.2.1 单片机的发展历史1.2.2 单片机的发展趋势1.3 单片机的应用1.4 MCS-51系列与AT89C5x系列单片机1.4.1 MCS.51系列单片机1.4.2 AT89C5x系列单片机本章小结思考题及习题2第2章 89C51单片机的硬件结构2.1 89C51单片机的片内结构2.2 89C51的引脚2.2.1 电源及时钟引脚2.2.2 控制引脚2.2.3 I / O口引脚2.3 89C51的CPU2.3.1 运算器2.3.2 控制器2.4 89C51存储器的结构2.4.1 程序存储器2.4.2 内部数据存储器2.4.3 特殊功能寄存器(SFR)2.4.4 位地址空间2.4.5 外部数据存储器2.5 89C51的并行I / O端口2.5.1 P0口2.5.2 P1口2.5.3 P2口2.5.4 P3口2.6 时钟电路与时序2.6.1 时钟电路2.6.2 机器周期、指令周期与指令时序2.7 复位操作和复位电路2.7.1 复位操作2.7.2 复位电路本章小结思考题及习题2第3章 89C51的指令系统3.1 指令系统概述3.2 指令格式3.3 指令系统的寻址方式3.4 89C51指令系统分类介绍3.4.1 数据传送类指令3.4.2 算术运算类指令3.4.3 逻辑操作类指令3.4.4 控制转移类指令3.4.5 位操作类指令本章小结思考题及习题3第4章 89C51汇编语言程序的设计与调试4.1 汇编语言程序设计概述4.1.1 机器语言、汇编语言和高级语言4.1.2 汇编语言语句的种类和格式4.1.3 伪指令4.1.4 汇编语言程序设计步骤4.2 汇编语言源程序的汇编4.2.1 手工汇编4.2.2 机器汇编4.3 汇编语言实用程序设计4.3.1 汇编语言程序的基本结构4.3.2 子程序的设计4.3.3 查表程序设计4.3.4 关键字查找程序设计4.3.5 数据极值查找程序设计4.3.6 数据排序程序设计4.3.7 分支转移程序设计4.3.8 循环程序设计4.4 汇编语言应用程序的开发与调试4.4.1 仿真开发系统简介第5章 89C51的中断系统第6章 89C51的定时器/计数器第7章 89C51的串行口第8章 89C51单片机扩展存储器的设计第9章 89C51扩展I/O接口的设计第10章 89C51与键盘、显示器、拨盘、打印机的接口设计第11章 89C51单片机与D/A、A/D转换器的接口第12章 单片机的串行扩展技术第13章 89C51单片机应用系统的设计与开发附录A 基础实验附录B 课程设计附录C 思考题及习题部分参考答案参考文献

<<单片机原理与应用设计>>

编辑推荐

<<单片机原理与应用设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>