

<<汇编语言与微机原理教程>>

图书基本信息

书名：<<汇编语言与微机原理教程>>

13位ISBN编号：9787121063381

10位ISBN编号：7121063387

出版时间：2008-5

出版时间：电子工业出版社

作者：顾元刚 编

页数：349

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言与微机原理教程>>

### 内容概要

《21世纪高职、高专计算机类教材系列·汇编语言与微机原理教程（第3版）》全书共分13章，内容包括微型计算机概述、微型计算机基础、8086微机机器语言指令、汇编语言程序、汇编语言程序设计、子程序设计、高级汇编语言技术、80X86 CPU、半导体存储器、输入/输出及中断系统、总线、可编程接口芯片及应用、常规外设子系统和7个附录。

## &lt;&lt;汇编语言与微机原理教程&gt;&gt;

## 书籍目录

第1章 微型计算机概述1.1 微型计算机的发展概况1.1.1 微处理器和微型计算机的发展1.1.2 80X86微处理器的性能与特点1.2 微型计算机的特点与主要技术指标1.2.1 微型计算机的特点1.2.2 微型计算机的主要性能指标习题1第2章 微型计算机基础2.1 计算机中信息的表示和运算2.1.1 进位计数制2.1.2 进位计数制之间数的转换2.1.3 定点数和浮点数2.1.4 原码、反码和补码2.1.5 BCD码2.1.6 字符和汉字的编码2.2 基本逻辑运算2.2.1 “与”运算(AND) 2.2.2 “或”运算(OR) 2.2.3 “非”运算(NOT) 2.2.4 “异或”运算(XOR) 2.3 80X86微型计算机系统概述2.3.1 微型计算机系统概述2.3.2 8086/8088 CPU功能结构2.3.3 内部存储器概述习题2第3章 8086微机机器语言指令3.1 寻址方式3.1.1 操作数的种类3.1.2 8086/8088的寻址方式3.2 指令系统3.3 8086微型计算机的常用指令3.3.1 数据传送指令3.3.2 算术运算指令3.3.3 逻辑运算和移位指令3.3.4 处理器控制指令习题3第4章 汇编语言程序4.1 汇编语言4.1.1 定义4.1.2 分类4.1.3 宏汇编语言4.2 80X86汇编语言语句4.2.1 语句的种类4.2.2 语句的格式4.3 汇编语言数据4.3.1 常量4.3.2 变量4.3.3 标号4.3.4 表达式4.4 汇编语言伪指令4.4.1 变量定义和数据预置伪指令4.4.2 符号定义伪指令4.4.3 段定义伪指令4.4.4 程序开始与结束伪指令4.4.5 对准伪指令4.4.6 其他伪指令4.5 汇编语言源程序的结构4.6 上机操作过程4.6.1 软件环境4.6.2 源程序的汇编4.6.3 装配连接目的程序4.6.4 程序的执行与调试习题4第5章 汇编语言程序设计5.1 顺序结构程序设计5.2 分支结构程序设计5.2.1 概述5.2.2 转移指令5.2.3 程序设计5.3 循环结构程序设计5.3.1 概述5.3.2 循环控制与串操作指令5.3.3 程序设计习题5第6章 子程序设计6.1 子程序(过程)调用与返回指令6.1.1 子程序调用指令CALL6.1.2 子程序返回指令RET6.2 子程序的设计方法6.2.1 子程序的定义6.2.2 子程序的调用和返回6.2.3 寄存器的保存与恢复6.3 子程序的参数传递6.3.1 通过寄存器传递参数6.3.2 用参数表传递参数6.3.3 通过堆栈传递参数或参数地址6.4 嵌套子程序6.5 递归子程序习题6第7章 高级汇编语言技术7.1 宏汇编7.1.1 宏的定义7.1.2 宏调用和宏展开7.1.3 宏定义和宏调用中的参数7.1.4 宏定义中的标号和变量处理7.1.5 取消宏定义伪指令PURGE7.2 重复汇编7.2.1 定重复汇编伪指令7.2.2 不定重复伪指令7.3 条件汇编7.4 宏库7.4.1 宏库的建立7.4.2 宏库的使用7.5 结构与记录7.5.1 结构7.5.2 记录习题7第8章 80X86 CPU8.1 8086/8088 CPU8.1.1 8086/8088引脚信号8.1.2 8086/8088操作和时序8.2 80486 CPU8.2.1 80486功能结构8.2.2 80486引脚信号8.2.3 80486的工作方式8.2.4 80486内部寄存器8.2.5 80486指令系统8.3 Pentium系列 CPU8.3.1 Pentium CPU8.3.2 从Pentium 到Pentium8.3.3 新型微处理器IA-64习题8第9章 半导体存储器9.1 概述9.1.1 存储器的分类9.1.2 存储器的主要性能指标9.2 主存储器及接口9.2.1 主存储器的基本组成9.2.2 半导体存储器的分类9.2.3 存储器与CPU的接口9.3 高速缓存系统9.3.1 Cache的结构9.3.2 高速缓存数据的一致性习题9第10章 输入/输出及中断系统10.1 I/O接口概述10.1.1 I/O接口的硬件分类10.1.2 I/O接口的功能及结构10.1.3 I/O接口的端口寻址10.1.4 I/O控制方式10.2 中断原理10.2.1 80X86中断的类型10.2.2 中断的优先级10.2.3 中断响应和中断处理10.3 8259A中断控制器10.3.1 8259A中断控制器的功能结构及外形10.3.2 8259A的中断工作过程10.3.3 8259A中断控制器的编程10.3.4 高级中断控制器10.4 中断应用10.4.1 BIOS和DOS中断调用10.4.2 系统中断调用及应用实例习题10第11章 总线11.1 概述11.1.1 总线概念11.1.2 总线标准11.1.3 信息在总线上的传送方式11.1.4 总线仲裁11.1.5 总线通信协议11.1.6 总线的负载能力11.2 系统总线和局部总线11.2.1 ISA总线11.2.2 EISA总线11.2.3 VESA总线11.2.4 PCI总线11.2.5 AGP11.3 外部通信总线11.3.1 RS-232C串行通信总线11.3.2 RS-449与RS-423/422A/485接口11.3.3 通用串行总线USB11.3.4 IEEE习题11第12章 可编程接口芯片及应用12.1 串行接口芯片8251A及应用12.1.1 串行通信概述12.1.2 可编程通信接口8251A12.2 并行接口芯片8255A及应用12.2.1 8255A的结构与引脚12.2.2 8255A的工作方式12.2.3 8255A的应用举例12.3 定时器/计数器接口芯片8253应用12.3.1 8253的结构与引脚功能12.3.2 8253的工作方式与初始化12.3.3 定时器/计数器应用举例习题12第13章 常规外设子系统13.1 键盘13.1.1 键盘的工作原理13.1.2 键盘控制器13.1.3 键盘中断13.2 视频子系统13.2.1 显示器的结构与工作原理13.2.2 显示卡13.2.3 字符和图形程序设计13.3 打印机13.3.1 并行接口13.3.2 字符打印子程序13.4 辅助存储器子系统13.4.1 软盘13.4.2 硬盘13.4.3 CD-ROM光盘13.4.4 U盘13.4.5 文件操作程序设计习题13附录A ASCII 码表附录B 8066/8088指令系统附录C 中断向量地址表附录D BIOS功能调用附录E DOS功能调用附录F 调试程序DEBUG附录G 汇编错误信息参考文献

## <<汇编语言与微机原理教程>>

### 编辑推荐

《21世纪高职、高专计算机类教材系列·汇编语言与微机原理教程（第3版）》内容翔实、重点突出、深入浅出、图文并茂、文字流畅，适用于高等职业院校以及大学本科各类计算机专业、电子信息专业、通信专业、数控技术专业及其相关专业教学，也可作为各相关专业的成人教育教材，还可供科技人员自学参考。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>