

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787121086434

10位ISBN编号：7121086433

出版时间：2009-5

出版时间：电子工业出版社

作者：张绪辉，杜发启 主编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

本书以Intel 8086/8088 CPU为主，以80X86 CPU为扩展，以DOS操作系统为平台，以高级程序设计语言——C语言为例，采用高级程序设计语言教程的模式，结合作者多年的教学经验，以大量实例，讲述汇编语言程序设计的方法和技巧。

汇编语言模拟系统可支持简单的汇编语言的程序设计，并可将用户设计的源程序翻译成机器代码，能模拟程序执行时的过程。

该系统可帮助读者更好地理解汇编语言。

本书内容详细，通俗易懂，在章节安排上由简到繁，由浅到深。

本书配有电子教案和一个汇编语言模拟演示系统，可免费索取。

本书适合作为高职高专与相关专业的教材，也适合作为工程技术人员和自学者的参考书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 概述	1.1 计算机语言是人机交流工具	1.1.1 机器语言	1.1.2 汇编语言	1.1.3 高级语言	1.1.4 三种语言的特点比较	1.2 汇编语言的架构	1.2.1 汇编语言源程序的架构	1.2.2 汇编程序和连接程序	1.3 计算机的数据表示	1.3.1 数制及其转换	1.3.2 数值数据在机内的表示形式	1.3.3 字符数据在机内的表示形式	习题1	第2章 微型计算机的内部结构	2.1 微型计算机的构成	2.2 中央处理器	2.2.1 中央处理器(CPU)的组成	2.2.2 算术逻辑部件(ALU)	2.2.3 80X86寄存器组	2.2.4 地址加法器	2.2.5 其他部件	2.2.6 80X86 CPU的工作模式	2.3 内存储器	2.3.1 内存单元的地址和内容	2.3.2 实地址模式下的内存储器寻址	2.4 外部设备	习题2	第3章 寻址方式	3.1 立即数型寻址方式	3.2 寄存器型寻址方式	3.3 内存型寻址方式	3.3.1 直接寻址方式	3.3.2 寄存器间接寻址方式	3.3.3 寄存器相对寻址方式	3.3.4 基址变址寻址方式	3.3.5 基址变址相对寻址方式	3.3.6 段寄存器	3.4 外部设备型寻址方式	习题3	第4章 数据类型与数据表示	4.1 数据类型	4.2 常数	4.3 常量与变量	4.3.1 标志符	4.3.2 常量	4.3.3 数值表达式	4.3.4 变量	4.4 数组	4.4.1 一维数组	4.4.2 二维数组	4.5 变量的属性	4.5.1 段属性	4.5.2 偏移属性	4.5.3 类型属性	4.5.4 数据存储单元数	4.5.5 数据存储字节数	4.6 变量的内存分配	4.6.1 变量的内存图	4.6.2 数据在内存中的存放原则	4.6.3 数据段	4.6.4 简单的内存分配	4.6.5 可调整的内存分配	习题4	第5章 基本指令与顺序程序设计	5.1 汇编指令格式	5.2 基本汇编指令	5.2.1 MOV(传数指令)	5.2.2 ADD(加法指令)	5.2.3 ADC(带进位CF的加法指令)	5.2.4 INC(增1指令)	5.2.5 SUB(减法指令)	5.2.6 SBB(带借位CF的减法指令)	5.2.7 DEC(减1指令)	5.2.8 NEG(求补操作指令)	5.2.9 MUL(无符号数的乘法指令)	.....
第6章 分支与循环程序设计	第7章 串型数据的处理	第8章 子程序	第9章 编程中的高级处理技术	第10章 输入/输出程序设计	第11章 文件操作	第12章 宏汇编语言编程的上机操作	附录A 动态调试程序DEBUG	附录B ASCII码的编码方案表	附录C ASCII码的编码方案表	附录D 键盘扫描码的编码方案表	参考文献																																																																	

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>