

图书基本信息

书名：<<Blackfin双核处理器与应用开发>>

13位ISBN编号：9787121115653

10位ISBN编号：7121115654

出版时间：2010-8

出版时间：电子工业出版社

作者：唐建

页数：404

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

adi公司的adsp-bf561处理器是一款高性能的对称双核嵌入式媒体处理器，可以在一个核上运行嵌入式操作系统，而在另一个核上运行数字信号处理算法，或两个核一起运行一个复杂的算法，且开发方便。

本书全面介绍了adi公司的visualdsp++开发环境的使用要点，系统地说明了adsp-bf561的体系结构，然后讲解了在该处理器上移植视频编解码算法h.264/avc的基本思路并给出了视频解码算法p264中的一些代码优化实例，介绍了基于该处理器的几种开发模式和优化功能。

最后两章分别介绍了在adsp-bf561上移植嵌入式操作系统uclinux的方法、vdk的原理与使用。

本书适合电子、自动控制、通信、信息处理类专业高年级本科生、研究生，以及相关专业工程技术人员使用。

书籍目录

绪论 第1章 概述 1.1 内核与存储器体系结构 1.1.1 内核体系结构 1.1.2 存储器体系结构
 1.2 时钟、电源、引导模式、事件处理 1.2.1 时钟信号 1.2.2 动态电源管理 1.2.3
 引导模式 1.2.4 事件处理 1.3 adsp-bf561外设 1.4 visualdsp++5.0 1.5 工程开发
 1.6 代码开发工具 1.7 处理器工程 第2章 计算单元 2.1 寄存器文件 2.1.1 寄存器
 文件 2.1.2 使用计算状态 2.2 数据类型 2.2.1 使用数据格式 2.2.2 使用乘法器整数
 和小数格式 2.3 算术逻辑单元 2.3.1 alu操作 2.3.2 alu数据流详细情况 2.3.3 alu除法
 支持与视频操作 2.4 乘累加器 2.4.1 乘法器操作 2.4.2 乘法器数据流描述 2.5 桶式
 移位器 2.6 数据地址产生器 2.6.1 数据地址产生器功能与寄存器 2.6.2 dag的寻址 第3
 章 运行模式与程序控制 3.1 运行模式 3.1.1 用户模式 3.1.2 监控模式 3.1.3 仿真
 模式 3.1.4 复位与空闲状态 3.1.5 系统复位和上电配置 3.1.6 引导方式 3.2 程序控
 制 3.2.1 程序控制器相关寄存器 3.2.2 指令流水线 3.2.3 分支和程序设计 3.2.4 循
 环和程序设计 3.2.5 事件和控制 3.2.6 内核事件控制寄存器 3.2.7 事件向量表 3.2.8
 中断服务 3.2.9 中断的嵌套 3.2.10 异常处理 3.2.11 使用性问题 3.3 动态电源管
 理 3.3.1 时钟 3.3.2 动态电源管理控制器 第4章 存储器 第5章 片上总线与dma 第6章
 片上外设第7章 h.264/avc标准简介及部分程序分析第9章 uclinux系统开发第10章 vdk基本原理与
 使用

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>