

<<汇编语言实用教程>>

图书基本信息

书名：<<汇编语言实用教程>>

13位ISBN编号：9787121133978

10位ISBN编号：7121133970

出版时间：2011-5

出版时间：电子工业

作者：郑阿奇

页数：319

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言实用教程>>

内容概要

本书以80x86指令系统为主体，详细介绍汇编语言程序设计，共10章。首先复习汇编语言数据运算基础和80x86微处理器体系结构，通过一个实例介绍汇编语言程序上机操作过程；然后介绍指令系统和寻址方式、汇编语言源程序的组成和8086/8088常用指令，在此基础上，介绍基本程序设计、子程序设计、输入输出与中断程序设计和简单应用程序设计。本书主要特点是循序渐进，结构清晰、重点突出，教和学比较方便。

<<汇编语言实用教程>>

书籍目录

第1章 汇编语言运算基础

1.1 二进制数

1.1.1 二进制

1.1.2 二进制数运算

1.1.3 十六进制数值运算规则

1.1.4 二、八、十六、十进制数相互转换

1.2 计算机中二进制数的表示及运算

1.2.1 不带符号的整数表示

1.2.2 带符号的整数表示

1.2.3 浮点数表示

1.3 计算机中字符表示

1.3.1 ASCII码

1.3.2 汉字编码

1.4 计算机中逻辑值表示及运算

1.4.1 “与”运算

1.4.2 “或”运算

1.4.3 “非”运算

1.4.4 “异或”运算

1.4.5 逻辑代数基本公式

习题

第2章 微型计算机的体系结构

2.1 微型计算机基本组成

2.2 微处理器

2.2.1 Intel公司微处理器简介

2.2.2 Intel 8086/8088微处理器功能结构

2.3 Intel 8086/8088 CPU寄存器组

2.3.1 通用寄存器

2.3.2 段寄存器

2.3.3 控制寄存器

2.4 存储器

2.4.1 存储器的段结构

2.4.2 物理地址与逻辑地址

2.4.3 内存地址空间

2.5 堆栈

2.5.1 堆栈的概念

2.5.2 堆栈的组织

2.5.3 堆栈的操作

2.6 输入/输出设备

习题

第3章 汇编语言程序及其操作过程

3.1 机器语言程序

3.1.1 机器语言程序

3.1.2 机器语言程序的输入和运行

3.1.3 Debug调试工具

3.2 汇编语言程序

<<汇编语言实用教程>>

3.2.1 汇编语言

3.2.2 汇编语言程序

3.3.3 Emu8086的使用

3.3 汇编语言程序的编辑、编译、连接和运行

3.3.1 汇编语言程序的编辑

3.3.2 MASM汇编开发环境

3.3.3 汇编语言程序的编译、连接和运行

习题

第4章 汇编语言指令系统和寻址方式

4.1 汇编语言指令的格式

4.2 指令系统分类

4.2.1 数据传送类指令

4.2.2 算术运算类指令

4.2.3 位操作类指令

4.2.4 控制转移类指令

4.2.5 字符串处理类指令

4.2.6 处理器控制类指令

4.3 操作数的类型

4.3.1 立即数操作数

4.3.2 寄存器操作数

4.3.3 存储器操作数

4.4 立即寻址方式

4.5 寄存器寻址方式

4.6 存储器寻址方式

4.6.1 直接寻址方式

4.6.2 寄存器间接寻址方式

4.6.3 寄存器相对寻址方式

4.6.4 基址变址寻址方式

4.6.5 相对基址变址寻址方式

4.6.6 字符串操作寻址方式

习题

第5章 汇编语言源程序组成

5.1 汇编语言源程序的格式

5.1.1 段的定义

5.1.2 简化段定义格式

5.1.3 完整段定义格式

5.2 汇编语言数据

5.2.1 常量

5.2.2 变量

5.2.3 标号

5.2.4 变量和标号的属性

5.3 表达式与运算符

5.3.1 算术运算符

5.3.2 移位运算符

5.3.3 逻辑运算符

5.3.4 关系运算符

5.3.5 其他运算符

<<汇编语言实用教程>>

5.3.6 运算符的优先级

5.4 常用伪指令

5.4.1 属性定义伪指令LABEL

5.4.2 段寻址伪指令ASSUME

5.4.3 过程定义伪指令PROC/ENDP

5.4.4 调整偏移量伪指令

5.4.5 标题伪指令TITLE

5.4.6 程序结束伪指令END

5.4.7 模块连接伪指令PUBLIC和EXTRN

5.5 汇编语言源程序正常结束方式

5.5.1 使用4CH系统功能调用正常结束

5.5.2 使用程序段前缀正常结束

习题

第6章 8086/8088常用指令

6.1 数据传送类指令

6.1.1 通用数据传送指令

6.1.2 堆栈操作指令

6.1.3 数据交换指令

6.1.4 查表转换指令

6.1.5 地址传送指令

6.1.6 标志位传送指令

6.1.7 端口输入/输出指令

6.2 算术运算类指令

6.2.1 加法指令

6.2.2 减法指令

6.2.3 乘法指令

6.2.4 除法指令

6.2.5 符号扩展指令

6.2.6 BCD码十进制调整指令

6.3 位操作类指令

6.3.1 逻辑运算指令

6.3.2 移位指令

6.3.3 循环移位指令

6.4 处理器控制类指令

6.4.1 标志位操作指令

6.4.2 CPU控制指令

习题

第7章 基本程序设计

7.1 程序设计方法

7.1.1 程序设计步骤

7.1.2 程序流程图

7.2 顺序结构程序设计

7.2.1 顺序程序设计

7.2.2 简单查表法代码转换

7.3 分支程序设计

7.3.1 无条件转移指令

7.3.2 条件转移指令

<<汇编语言实用教程>>

7.3.3 单分支程序设计

7.3.4 双分支程序设计

7.3.5 多分支程序设计

7.4 循环结构程序设计

7.4.1 循环控制指令

7.4.2 循环程序的结构

7.4.3 单重循环程序设计

7.4.4 多重循环程序设计

习题

第8章 子程序设计

8.1 子程序的定义

8.1.1 子程序的格式

8.1.2 子程序的说明信息

8.2 子程序的调用和返回

8.2.1 调用指令

8.2.2 返回指令

8.2.2 现场保护和恢复

8.3 子程序与主程序间的参数传递

8.3.1 利用寄存器传递参数

8.3.2 利用堆栈传递参数

8.3.3 利用约定存储单元传递参数

8.4 子程序的嵌套与递归调用

8.4.1 子程序的嵌套调用

8.4.2 子程序的递归调用

习题

第9章 输入/输出与中断程序设计

9.1 输入和输出的基本概念

9.1.1 I/O端口地址

9.1.2 I/O端口编址

9.1.3 I/O指令

9.2 数据传送方式

9.2.1 程序控制方式

9.2.2 中断控制方式

9.2.3 直接存储器存取方式

9.2.4 通道和I/O处理机方式

9.3 中断

9.3.1 中断的分类

9.3.2 中断向量表

9.3.3 中断优先级和中断嵌套

9.3.4 中断指令

9.3.5 中断过程

9.3.6 中断处理程序的设计

9.4 BIOS与DOS中断调用

9.4.1 BIOS与DOS中断概述

9.4.2 键盘BIOS功能调用

9.4.3 键盘DOS功能调用

9.4.4 显示器BIOS功能调用

<<汇编语言实用教程>>

9.4.5 显示器DOS功能调用

9.4.6 打印机BIOS功能调用

9.4.7 时钟BIOS和DOS功能调用

习题

第10章 简单应用程序设计

10.1 汇编语言的字符串

10.1.1 字符串及其操作命令

10.1.2 重复前缀

10.2 十进制数算术运算调整指令及其应用

10.2.1 压缩BCD码的算术运算调整指令

10.2.2 非压缩BCD码的算术运算调整指令

10.3 代码转换

10.3.1 其他进制数到二进制数的转换

10.3.2 二进制数到其他进制数的转换

习题

附录A ASCII码字符表

附录B DOS系统功能调用 (INT 21H)

附录C BIOS中断调用 (INT N)

附录D 指令表

附录E 伪指令表

<<汇编语言实用教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>