

<<基于FPGA密码技术的设计与应用>>

图书基本信息

书名：<<基于FPGA密码技术的设计与应用>>

13位ISBN编号：9787121168833

10位ISBN编号：7121168839

出版时间：2012-5

出版时间：电子工业出版社

作者：杨军 等著

页数：216

字数：320000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<基于FPGA密码技术的设计与应用>>

内容概要

全书共7章，包含基础知识到应用实例的讲解、分析，并总结了开发技巧，可以帮助读者快速提高硬件加/解密系统的开发能力和实战经验。

第1~2章为基础知识部分，介绍密码基础知识和项目开发环境；第3~6章为应用实例部分，共安排了4个经典的设计实例，详细介绍了硬件加/解密系统开发的技术和技巧，深入讲解了开发方案与设计思路，并对设计过程中的重点和难点进行了详细分析和注释；第7章为经验总结部分，总结了书中4个应用开发实例和编者多年来的开发经验，以及遇到的难点和问题，让读者在吸取经验和掌握技巧的同时，迅速提升开发的实践能力。

书籍目录

第1章 密码学简介

- 1.1 引言
- 1.2 密码学和现代密码学
- 1.3 密码技术
- 1.4 硬件加/解密系统

第2章 项目开发环境介绍

- 2.1 软件平台
- 2.2 硬件平台

第3章 基于FPGA的DES/3DES加/解密系统

- 3.1 实例介绍
- 3.2 设计思路与原理
- 3.3 硬件设计
- 3.4 实例总结

第4章 基于FPGA的RSA加/解密系统

- 4.1 实例介绍
- 4.2 设计思路与原理
- 4.3 硬件设计
- 4.4 实例总结

第5章 基于FPGA的Twofish加/解密系统

- 5.1 实例介绍
- 5.2 设计思路与原理
- 5.3 硬件设计
- 5.4 实例总结

第6章 基于Nois 的AES加/解密系统

- 6.1 实例介绍
- 6.2 设计思路与原理
- 6.3 硬件设计
- 6.4 软件设计及综合测试
- 6.5 实例总结

第7章 常见问题及开发技巧总结

- 7.1 Quartus 常见问题
- 7.2 ModelSim常见问题
- 7.3 Nios 常见问题
- 7.4 开发技巧总结

附录A DE2平台上EP2C35F672的引脚分配表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>