

<<汇编语言案例教程>>

图书基本信息

书名：<<汇编语言案例教程>>

13位ISBN编号：9787122041227

10位ISBN编号：7122041220

出版时间：2009-3

出版时间：化学工业出版社

作者：张开成，钟文龙 编著

页数：196

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言案例教程>>

前言

汇编语言是一种面向机器的语言。

它能够充分利用计算机的全部硬件特性，并且能够直接控制计算机的所有硬件，在微型计算机系统的开发应用和过程控制中得到广泛应用，因此特别受到重视。

考虑到国内当前广泛使用8086 / 8088和80X86系列微型计算机的实际情况，本书以8086 / 8088系统的汇编语言作为学习的对象。

读者学习了8086 / 8088系统的汇编语言程序设计后，掌握更高层次的汇编语言也就有了基础。

本书在编写过程中突出了以下四大特点：1．首先在第1章引入了一个模型机执行5条指令构成的一个简短程序的教学案例，直观地描述了微型计算机的工作过程，为初学者学习汇编语言程序设计奠定基础；2．介绍指令与程序设计融为一体，由浅入深，循序渐进，打破了把指令集中在一章介绍，程序单独讲解的传统教法，避免了初学者单纯学习指令的枯燥无味；3．把寻址方式和微机硬件系统，即CPU的硬件结构放在一起讲解，更有利于初学者对问题的理解，便于突破难点；4．列举大量案例说明汇编语言程序设计的方法和技巧，强调应用，有利于初学者分析问题和解决问题能力的培养。

本书共分8章。

第1章，主要介绍汇编语言基础知识和微机的工作过程；第2章，讲述微机的硬件结构和寻址方式；第3章，介绍3种结构的汇编语言程序设计；第4章，介绍常用数据处理技术；第5章，讲述子程序设计；第6章，讲述汇编语言中的高级编程技术；第7章，介绍输入输出方法和中断技术；第8章，介绍计算机键盘和屏幕控制技术。

为突出应用，从第3章起，每章都安排有适量的程序设计案例。

这些程序设计案例经过调试生成可执行文件后，通过运行都能直观地看到结果，为读者分析理解问题提供方便。

本书除第8章由张开成和钟文龙共同编写外，其他各章均由张开成编写。

全书由张开成统稿、定稿。

限于编者的水平，且时间仓促，书中如有不妥之处，恳请读者不吝赐教、指正。

<<汇编语言案例教程>>

内容概要

本书以Intel系列基本微处理器8086/8088为对象，主要介绍微型计算机的基础知识和工作过程、体系结构和寻址方式、指令系统及汇编语言程序设计的方法和技巧。

本书内容简明扼要、深入浅出、案例丰富、通俗易懂，融入作者从事多年教学及工程实践应用的体会和经验。

本书首先引入了一个模型机执行5条指令构成的简短程序的教学案例，直观地描述了微型计算机的工作过程，为初学者学习汇编语言程序设计奠定基础；然后反寻址方式和微机硬件系统，即CPU计算机的工作过程，为初学者学习汇编语言程序设计奠定基础；然后把寻址方式和微机硬件系统，即CPU的硬件结构放在一起讲解，更有利于初学者对问题的理解，便于突破难点。

本书列举大量案例说明汇编语言程序设计的方法和技巧，强调应用，有利于培养初学者分析问题和解决问题的能力。

通过本书学习，将为微机应用打下基础。

本书还配有教学课件和案例库，教学内容丰富，课件功能完备，操作方便快捷，其中，微机工作过程和寻址方式等都已设计成动画。

它将成为教师课堂授课和初学者学习汇编语言程序设计的有力帮手。

本书可作为高职高专计算机相关专业的教学用书，也可作为一般工程技术人员的参考用书。

<<汇编语言案例教程>>

书籍目录

第1章 概述	1.1 汇编语言简介	1.1.1 机器语言	1.1.2 汇编语言	1.1.3 汇编语言的组成和特征	1.1.4 编辑程序、汇编程序和连接程序	1.2 计算机中的数和编码	1.2.1 计算机中的数制	1.2.2 符号数的表示	1.2.3 二进制数的运算	1.2.4 二进制编码	1.2.5 8086/8088支持的数据类型及其内部表示	1.3 微型计算机的工作过程	1.3.1 指令与程序的执行	1.3.2 程序执行过程举例	习题第2章 微机系统和寻址方式	2.1 微机系统概述	2.1.1 硬件系统	2.1.2 软件系统	2.2 8086/8088中央处理器的组成	2.2.1 8086/8088中央处理器的功能结构	2.2.2 8086/8088 CPU的寄存器结构	2.3 8086/8088的存储器组织	2.3.1 存储器的地址和内容	2.3.2 存储器分段	2.4 寻址方式	2.4.1 立即寻址方式	2.4.2 寄存器寻址方式	2.4.3 直接寻址方式	2.4.4 寄存器间接寻址方式	2.4.5 寄存器间接寻址方式	2.4.6 基址变址寻址方式	2.4.7 相对基址变寻址方式	习题第3章 汇编语言程序设计	3.1 顺序程序设计	3.1.1 基本结构	3.1.2 单个字符的输入和输出	3.1.3 源程序的基本格式	3.1.4 顺序程序设计案例	3.2 分支程序设计	3.2.1 条件标志位的设置规则	3.2.2 跳转指令	3.2.3 分支程序设计	3.3 循环程序设计	3.3.1 先判断再循环	3.3.2 先循环再判断	3.3.3 计数型循环	3.3.4 循环嵌套	习题第4章 常用数据处理技术	4.1 变量	4.1.1 变量定义	4.1.2 内存图	4.1.3 变量定义与内存分配关系	4.2 常用伪指令	4.2.1 OFFSET和SEG	4.2.2 ASSUME和PTR	4.2.3 ORG和\$	4.2.4 =和EQU	4.2.5 INCLUDE伪指令	4.3 常用数据处理指令	4.3.1 算术运算类指令	4.3.2 逻辑运算类指令	4.4 字符串输入输出方法	4.4.1 DOS的9号子功能——字符串输出	4.4.2 DOS的10号子功能——字符串输入	4.4.3 字符串数据处理程序设计案例	习题第5章 子程序设计	5.1 堆栈	5.1.1 建立堆栈	5.1.2 堆栈操作指令第6章 高级编程技术	第7章 输入输出和中断	第8章 终端控制技术	参考文献
--------	------------	------------	------------	------------------	----------------------	---------------	---------------	--------------	---------------	-------------	------------------------------	----------------	----------------	----------------	-----------------	------------	------------	------------	-----------------------	---------------------------	---------------------------	---------------------	-----------------	-------------	----------	--------------	---------------	--------------	-----------------	-----------------	----------------	-----------------	----------------	------------	------------	------------------	----------------	----------------	------------	------------------	------------	--------------	------------	--------------	--------------	-------------	------------	----------------	--------	------------	-----------	-------------------	-----------	------------------	------------------	--------------	-------------	------------------	--------------	---------------	---------------	---------------	------------------------	-------------------------	---------------------	-------------	--------	------------	--------------	-----------------	-------------	------------	------

<<汇编语言案例教程>>

章节摘录

插图：第1章 概述1.1 汇编语言简介1.1.1 机器语言计算机的所有操作都是在指令的控制下进行的。能直接控制计算机完成指定动作的是机器指令。

一条机器指令是一个由0和1组成的二进制代码序列，不同的机器指令对应的二进制代码序列也各不相同。

一条机器指令通常由操作码和操作数两部分构成，操作码在前，操作数在后。

操作码部分用来指出这条指令要求计算机做什么样的操作，是做加法，做减法，还是完成数据传送，或者是其他的操作；操作数部分给出参与操作的数据值，或者指出操作对象在什么地方。

第17位至32位指出第一个加数在内部存储器的编号为100的那个字节中，最后8位指出另一个加数就在指令中，是18。

<<汇编语言案例教程>>

编辑推荐

《汇编语言案例教程》特色：《汇编语言案例教程》打破传统教学法，采用由简单到基本再到复杂的循序渐进教学法，通过大量案例将指令和程序的介绍融为一体。

《汇编语言案例教程》按照汇编课程本身的特点，将其知识进行了有效的分解，自始至终用典型案例来演示所讲知识点，详细说明汇编语言程序汇编语言程序设计的方法和技巧，有利于培养初学者分析问题和解决问题的能力。

为配合本课程教学，《汇编语言案例教程》还配有高质量的多媒体课件、例题库和QE编辑软件，并用动画生动形象地展示了微机的工作过程和操作数的寻址方式，使用课件的按钮还可以打开例题库，调试和运行汇编语言程序。

<<汇编语言案例教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>