

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787301006771

10位ISBN编号：7301006772

出版时间：2005-12

出版时间：北京大学出版社

作者：王克义

页数：257

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字逻辑>>

### 内容概要

《北京市高等教育自学考试用书：数字逻辑》主要内容包括：数制和常用编码，逻辑代数的基本原理和应用，组合逻辑电路及时序逻辑电路的分析和设计，计算机常用逻辑部件以及采用中、大规模集成电路进行逻辑设计等方面的内容，本书可作高等教育自学考试学习用书，也可作大专院校有关专业的教学参考书。

## &lt;&lt;数字逻辑&gt;&gt;

## 书籍目录

第一章 数制和编码第一节 进位计数制一、十进计数制二、二进计数制三、八进计数制四、十六进计数制第二节 数制转换一、二进制数转换成十进制数二、十进制数转换成二进制数第三节 数的定点与浮点表示一、定点数二、浮点数第四节 原码、反码与补码一、机器数与真值二、原码三、反码四、补码五、二进制整数的机器表示第五节 十进制数的二进制编码一、8421码二、2421码三、余3码第六节 可靠性编码一、格雷码二、五中取二码三、奇偶校验码第七节 字符代码一、ASCII码二、国家标准码本章要求思考题习题第二章 逻辑代数的基本原理及应用第一节 逻辑代数的基本概念一、基本逻辑运算二、逻辑函数三、逻辑函数的相等第二节 逻辑代数的基本定律及规则一、基本定律二、逻辑代数的三个重要规则第三节 逻辑函数的代数化简法一、“与或”表达式的化简二、“或与”表达式的化简三、代数化简法小结本章要求思考题习题第三章 基本逻辑门电路第一节 开关器件及其逻辑描述第二节 分立元件的门电路一、二极管“与”门二、极管“或”门三、“非”门四、“与非”门第三节 TTL集成电路一、TTL“与非”门二、扩展器和“与或非”门三、集电极开路门四、三态门第四节 ECL电路及MOS电路一、ECL电路二、MOS电路第五节 逻辑门电路的性能指标一、输出高、低电平二、平均延迟时间三、扇入和扇出……第四章 组合逻辑电路第五章 组织逻辑电路和应用第六章 时序电路的基本单元——触发器第七章 时序逻辑电路第八章 逻辑部件第九章 竞争与险象主要参考资料

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>