

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787301123751

10位ISBN编号：7301123752

出版时间：2012-2

出版时间：北京大学出版社

作者：张宝剑，付俊辉，孙甲霞 主编

页数：273

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

《汇编语言程序设计》主要阐述80x86汇编语言的程序设计方法和技术。

全书共9章，内容包括计算机的基础知识；计算机的组织结构；80x86的寻址方式与指令系统，以及包括伪指令在内的汇编语言程序格式；顺序、分支、循环、子程序等基本程序结构，程序设计的基本方法和技术，多模块连接技术，宏汇编技术，以中断为主的输入输出程序设计方法，以及BIOS和DOS系统功能调用；高级编程技术以及32位编程基本技术等内容。

《汇编语言程序设计》内容翔实、语言浅显、结构清晰，实例丰富，内容编排突出了汇编语言程序设计的一般方法。

《汇编语言程序设计》最后附有实验内容，学生可一边学习，一边上机操作，便于在实践中巩固理论知识，具有很强的可操作性。

《汇编语言程序设计》可作为普通高等院校计算机及其相关专业的汇编语言程序设计课程的教材，也可作为电子、自动控制等专业的相关教材及成人函授教育或高职高专相关专业教材，还可供自学汇编语言程序设计课程的读者和相关技术人员参考使用。

<<汇编语言程序设计>>

书籍目录

第1章 绪论

1.1 汇编语言概述

1.1.1 机器语言

1.1.2 汇编语言

1.1.3 高级语言

1.2 数据的表示

1.2.1 二进制数和十六进制数

1.2.2 无符号数与带符号数的表示

1.2.3 字符的表示

1.2.4 BCD码

1.3 小结

习题

第2章 80x86计算机系统组织

2.1 80x86计算机的基本结构

2.2 CPU

2.2.1 CPU的基本组成

2.2.2 80x86CPU的寄存器组

2.2.3 80x86的工作模式

2.3 存储器

2.3.1 实模式下存储器管理

2.3.2 保护模式下存储器管理

2.3.3 数据寻址方式

2.4 小结

习题

第3章 汇编语言程序格式

3.1 汇编语言的语句

3.1.1 语句格式

3.1.2 表达式

3.1.3 常数、变量和标号

3.1.4 地址计数器和地址表达式

3.2 伪指令

3.2.1 符号定义语句

3.2.2 段定义语句

3.3 操作符

3.3.1 地址操作符

3.3.2 类型操作符

3.4 汇编语言源程序的结构

3.4.1 源程序的一般结构

3.4.2 常用的源程序基本框架

3.5 汇编语言程序的开发

3.5.1 开发过程

3.5.2 开发环境

3.5.3 调试及运行

3.6 小结

习题

<<汇编语言程序设计>>

第4章 80x86指令系统

4.1 指令格式

4.2 数据传送指令

4.2.1 通用数据传送指令

4.2.2 地址传送指令

4.2.3 状态标志位传送指令

4.2.4 累加器专用传送指令

4.3 算术运算指令

4.3.1 加法指令

4.3.2 减法指令

4.3.3 乘除指令

4.4 位操作指令

4.4.1 逻辑运算指令

4.4.2 移位元指令

4.5 控制转移指令

4.5.1 无条件转移指令

4.5.2 条件转移指令

4.5.3 其他控制指令

4.6 串操作指令

4.7 处理器控制指令

4.8 小结

习题

第5章 基本控制结构

5.1 顺序结构

5.2 分支结构

5.2.1 分支程序的实现方法

5.2.2 分支程序举例

5.2.3 多分支程序举例

5.3 循环结构

5.3.1 循环程序的实现方法

5.3.2 循环程序举例

5.3.3 多重循环程序举例

5.4 字符串处理

5.4.1 串操作指令

5.4.2 重复前缀

5.4.3 字符串操作举例

5.5 小结

习题

第6章 过程

6.1 过程的设计

6.1.1 过程定义语句

6.1.2 过程调用指令

6.1.3 过程返回指令

6.1.4 过程调用程序举例

6.1.5 过程调用和返回的实现过程

6.2 过程的参数传递

6.2.1 利用寄存器传递参数

<<汇编语言程序设计>>

- 6.2.2 利用存储单元传递参数
- 6.2.3 利用地址表传递参数地址
- 6.2.4 利用堆栈传递参数
- 6.3 递归子程序
- 6.4 小结
- 习题
- 第7章 输入, 输出与中断
- 7.1 输入/输出的基本概念
- 7.1.1 110端口地址
- 7.1.2 110指令
- 7.1.3 数据传送方式
- 7.2 程序直接I/O方式
- 7.2.1 查询方式读实时钟
- 7.2.2 查询方式打印输出
- 7.3 中断方式
- 7.3.1 中断分类
- 7.3.2 中断过程与中断向量
- 7.3.3 中断指令
- 7.4 DOS和BIOS服务
- 7.4.1 DOS系统调用
- 7.4.2 BIOS服务
- 7.4.3 键盘输入
- 7.4.4 显示输出
- 7.5 中断服务程序设计
- 7.5.1 中断服务程序设计的基本方法
- 7.5.2 中断服务程序设计举例
- 7.6 小结
- 习题
- 第8章 高级汇编语言技术
- 8.1 结构
- 8.1.1 结构类型的定义
- 8.1.2 结构变量的定义
- 8.2 宏指令
- 8.2.1 宏定义、宏调用与宏展开
- 8.2.2 宏的伪指令和操作符
- 8.2.3 宏与过程的区别
- 8.3 重复块
- 8.3.1 伪指令TEPEAT
- 8.3.2 伪指令FOR
- 8.3.3 伪指令FORC
- 8.4 条件汇编
- 8.4.1 条件汇编伪指令
- 8.4.2 条件汇编与宏结合v
- 8.5 多模块程序设计
- 8.5.1 包含文件
- 8.5.2 多个模块的连接
- 8.5.3 段定义完整与简化定义

<<汇编语言程序设计>>

8.5.4 模块间的通信

8.5.5 过程库

8.5.6 编写供TurboC调用的函数

8.6 小结

习题

第9章 Win32汇编语言编程初步

9.1 32位微处理器结构

9.1.1 80386微处理器结构

9.1.2 32位微处理器基本寄存器组

9.2 32位寻址方式与指令系统

9.2.1 32位寻址方式

9.2.2 指令系统

9.3 32位系统的地址转换机制

9.3.1 保护模式

9.3.2 逻辑地址到线性地址的转换

9.3.3 线性地址到物理地址的转换

9.4 32位汇编语言开发环境

9.4.1 建立集成开发环境

9.4.2 集成开发环境的使用

9.4.3 Win32汇编程序的结构和语法

9.5 Win32汇编程序实例

9.5.1 80386实模式编程实例

9.5.2 80386保护模式编程实例

9.5.3 显示“HelloWorld!”编程实例

习题

实验指导

实验一 Debug命令的使用

实验二 基本汇编指令的使用

实验三 汇编语言程序的调试与运行

实验四 系统功能调用程序的调试与运行

实验五 分支程序设计

实验六 循环程序设计

实验七 子程序设计

实验八 高级汇编语言程序设计

实验九 I/O程序设计

实验十 中断程序设计

实验十一 建立Windows环境下32位汇编语言开发环境

实验十二 综合程序设计

附录

附录A BIOS中断

附录B DOS系统功能调用

参考文献

<<汇编语言程序设计>>

编辑推荐

注重基础性和先进性的结合，重视实践和应用环节 注重时代和实用性的结合，重视硬件和师资条件 注重科学性与通俗性的结合，重视实例和设计思想 根据教学实践，着眼于培养学生的创新实践能力。

融入一线教师多年的教学经验与科研成果，帮助学生全面提高应用技术。

在普及科技知识的阡陌时，将人文知识融入理论讲解，提高学生的综合素质。

配套的教学课件、源代码、素材和习题答案等教学资源，全面方便教与学。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>