

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787301152508

10位ISBN编号：7301152507

出版时间：2009-7

出版时间：北京大学出版社

作者：张光长 编

页数：265

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

前言

本套教材经过全国几十所高等学校老师一年多的努力，终于与广大读者见面了。

我相信，它一定会受到全国高等学校计算机界老师和同学们的热烈欢迎。

随着信息技术的飞速发展，单一培养模式已经不能满足社会对计算机专业人才多样化的需求。

应对这一变化的最佳办法，就是采用多种模式的培养方式。

当前，高等学校的计算机教育正处于从过去的单一培养模式向多种培养模式的转变过程中，多种模式的培养方式将是必然的发展方向。

多种模式的培养方式包括：培养人才的类型不同（研究型，应用型）；专业方向不同（计算机软件，计算机网络，信息安全，信息系统，计算机应用技术等）；课程设置的多样性等。

同时，高等教育对科技人才培养的要求是：不但要培养研究型科技人才，还要为国家培养更多的应用型科技人才（或称工程型科技人才）。

也就是说，培养应用型科技人才是百分之九十以上的普通高等学校的主要任务。

本套教材正是为适应多种模式培养方式的要求，并且着重于培养计算机领域高级应用型科技人才的需求，而组织编写的。

本套教材具有如下特点。

1. 基础理论够用计算机专业所需的基础理论知识以够用为准，不是盲目扩张。

如数字系统的基础知识，计算机的基本组成原理和体系结构的基础知识，离散数学的基础知识，数据结构和算法的基础知识，操作系统的基础知识，程序设计的基础知识等，都进行了必要的讲解介绍。

<<汇编语言程序设计>>

内容概要

本书以80x86系列微机为特定对象，从程序员角度介绍80x86系统结构和相关资源，以及常用的基本指令；在此基础上，主要讲述使用汇编指令构造顺序结构、分支结构和循环结构的一些“标准化”方法，以及模块化程序设计的基本知识、基本原理和相关技术与技巧，如参数传递方法、局部变量分配方法与技巧、多模块程序汇编连接方法等；此外，还介绍浮点运算的程序设计方法及SIMD指令集等内容。

本书可以作为计算机专业本科生的专业教材，也可以作为深入学习计算机科学的读者的自学教材，还可以作为非计算机专业的研究生、本科生、专科生和从事汇编语言程序设计的技术人员的参考书。

<<汇编语言程序设计>>

书籍目录

第1章 绪论 1.1 汇编语言概述 1.2 学习汇编语言的目的和方法 1.3 汇编语言的移植性问题 习题1
第2章 基础知识 2.1 常用数制及其相互转换 2.1.1 十进位计数制 2.1.2 二进位、八进位及十六进位计数制 2.1.3 数制间的转换 2.2 数与字符的表示方法 2.2.1 整数的表示 2.2.2 浮点数的表示 2.2.3 二进制编码的十进制数 2.2.4 字符表示 2.3 二进制码的基本逻辑运算 本章小结 习题2
第3章 80x86微机系统的组成 3.1 基于80x86的计算机组织结构 3.2 CPU资源 3.2.1 控制器与运算器 3.2.2 80x86寄存器组 3.3 内存储器 3.3.1 内存单元与数据存放字节顺序 3.3.2 内存的分段使用 3.3.3 内存单元寻址 3.4 I/O地址空间 本章小结 习题3
第4章 80x86的寻址方式与基本指令 4.1 指令系统概述 4.2 数据处理类指令 4.2.1 操作数的寻址方式 4.2.2 数据传送指令 4.2.3 算术运算指令 4.2.4 逻辑指令 4.2.5 串处理指令 4.3 控制转移类指令 4.3.1 无条件转移指令 4.3.2 条件转移指令 4.3.3 循环指令 4.3.4 条件设置字节指令和条件传送指令 4.3.5 子程序调用指令与子程序返回指令 4.3.6 中断调用指令与中断返回指令 4.4 其他类指令 4.4.1 标志位处理指令 4.4.2 其他指令 本章小结 习题4
第5章 汇编语言程序设计初步 5.1 概述 5.2 汇编语言程序基本框架结构 5.2.1 内存的分段使用 5.2.2 源程序的结束与程序的执行入口 5.2.3 汇编语言程序的运行平台 5.3 常数、变量和标号 5.3.1 常数 5.3.2 变量
第6章 结构程序设计方法
第7章 模块化程序设计方法
第8章 输入/输出接口程序设计
第9章 浮点运算SIMD指令集
第10章 汇编语言编程和调试工具
附录A 常用80×86指令速查表
附录B 编程练习环境说明
参考文献

<<汇编语言程序设计>>

章节摘录

插图：第2章基础知识本章主要介绍和汇编语言程序设计密切相关的一些基础知识，包括：

- 二进制进位记数制及其与二进制数的相互转换。

- 数值型数据的编码：无符号整数、有符号整数、浮点数和BCD码。
- 常用的编码：ASCII码、汉字国标码等。
- 二进制数的算术运算和逻辑运算。

2.1 常用数制及其相互转换电子计算机的核心是电子电路，其最基本的逻辑电路是电子开关。

一个开关只有两种状态：不是断开，就是闭合，若将其中的一种状态记做0（如断开），另一种状态记做1（如闭合），那么开关电路作为计数器使用。

1路开关可计2个数：0，1；2路开关可计4个数：00，01，10，11；依次类推，n路开关可计 2^n 个数。

电子计算机本质上是由许许多多这样的开关电路组成的高速运转的电子装置，所以经常说计算机只认识两种符号：0和1，即只能处理二进制代码。

由于计算机只能以二进制方式动作，所以对一切数值数据及非数值数据，也只能由0和1这两种符号来表示，即必须转换成二进制编码形式，计算机才能识别并处理。

在实际使用中，由于二进制代码位数较长，书写、阅读和记忆都不方便，所以常采用十六进制数或八进制数形式来表示二进制编码。

但是人类熟悉的是十进制数，并不习惯使用二进制计数，所以在使用中根据需要，计算机中的编码和数经常用十进制、二进制、十进制和八进制形式表示。

为叙述方便，本书中若没有特别标注或说明，数均为十进制计数形式。

<<汇编语言程序设计>>

编辑推荐

《汇编语言程序设计》为全国本科计算机应用创新型人才培养规划教材之一。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>