

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787301163627

10位ISBN编号：7301163622

出版时间：2011-1

出版时间：北京大学出版社

作者：杨源生，蒋然 主编

页数：259

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是根据首批国家示范性高职建设院校的课程建设要求，以培养高素质、高技能型人才，结合现代数字电子技术的发展趋势而编写的。

本书内容包括：数字电子技术理论基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生与变换、数/模与模/数转换、实验与应用实训。

书中安排了大量的实验和实训项目，可供实践选做。

本书可作为机电、汽车、计算机、信息、应用电子类各专业教材，也可供成人教育、职业培训等使用。

<<数字电子技术>>

书籍目录

第1章 数字电子技术理论基础 1.1 数制与码制 1.1.1 数制 1.1.2 数制转换 1.1.3 码制 1.2 逻辑代数基础 1.2.1 逻辑变量与逻辑函数 1.2.2 基本逻辑运算 1.2.3 组合逻辑运算 1.2.4 逻辑代数的基本定律 1.2.5 逻辑代数常用公式和基本规则 1.3 逻辑函数的表示方法及相互转换 1.3.1 逻辑函数的表示方法 1.3.2 各种表示方法间的相互转换 1.4 逻辑函数的代数化简法 1.5 逻辑函数的卡诺图化简法 1.5.1 逻辑函数最小项表达式 1.5.2 逻辑函数的卡诺图表示法 1.5.3 用卡诺图化简逻辑函数 1.5.4 具有无关项的逻辑函数化简第2章 逻辑门电路 2.1 基本逻辑门电路 2.1.1 与门电路 2.1.2 或门电路 2.1.3 非门电路 2.2 复合逻辑门电路 2.2.1 与非门电路 2.2.2 或非门电路 2.2.3 与或非门电路 2.2.4 异或门电路 2.2.5 同或门电路 2.3 其他特殊功能的门电路 2.3.1 集电极开路与非门(OC门) 2.3.2 三态输出与非门(TSL门) 2.4 集成逻辑门闲置输入端的处理第3章 组合逻辑电路 3.1 组合逻辑电路的分析 3.1.1 组合逻辑电路分析的一般方法 3.1.2 分析举例 3.2 组合逻辑电路的设计 3.2.1 组合逻辑电路设计的一般方法 3.2.2 设计举例 3.3 编码器 3.3.1 普通编码器 3.3.2 优先编码器 3.4 译码器 3.4.1 二进制译码器 3.4.2 显示译码器第4章 触发器 4.1 触发器 4.1.1 基本RS触发器 4.1.2 同步触发器 4.2 主从触发器 4.2.1 主从RS触发器 4.2.2 主从JK触发器 4.2.3 边沿触发器 4.2.4 维持阻塞正边沿D触发器 4.2.5 CMOS边沿触发器 4.2.6 触发器的转换第5章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 时序逻辑电路的分析与设计 5.2.1 时序逻辑电路的分析方法 5.2.2 同步时序逻辑电路的设计 5.3 计数器 5.3.1 同步计数器 5.3.2 集成同步计数器 5.3.3 异步计数器 5.4 寄存器 5.4.1 寄存器第6章 脉冲信号的产生与变换第7章 数/模与模/数转换第8章 实验与应用实训参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>