

<<单片机系统设计与实例开发>>

图书基本信息

书名：<<单片机系统设计与实例开发>>

13位ISBN编号：9787301216729

10位ISBN编号：7301216726

出版时间：2013-3

出版时间：顾涛、李旭 北京大学出版社 (2013-03出版)

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<单片机系统设计与实例开发>>

内容概要

《单片机系统设计与实例开发(MSP430 21世纪全国本科院校电气信息类创新型应用人才培养规划教材)》以MSP430F247单片机为典型机型,从实际应用出发,讲述该单片机的内部结构、系统初始化、中断与工作模式、IAR集成开发环境及其使用、MSP430F247常用外设及其功能部件、MSP430F247头文件及资源定义等内容,并通过具体的应用案例如数据通信单元DCU、数据通信单元DCU—III、AT45DB04IB SPI接口设计、MSP430F247实验等内容,介绍该单片机的实际应用。

全书章节安排符合认知规律,内容叙述由浅入深,通俗易懂,难点分散,易于学习。全书内容突出工程应用,理论联系实际,具有较强的实用性。

本书可作为高等院校自动化、电子工程、通信工程、测控技术及仪器、计算机科学与技术等相关专业的本科教学用书,也可作为相关专业的研究生教学用书,还可供相关工程技术人员参考。

<<单片机系统设计与实例开发>>

书籍目录

第1章 MSP430F247结构概述1.1 MSP430F247单片机简介1.1.1 MSP430F247单片机的特性1.1.2 基本结构1.1.3 引脚含义1.2 CPU结构1.2.1 MSP430CPU的主要特征和功能1.2.2 MSP430CPU的寄存器1.3 程序与数据存储器1.3.1 存储空间概述1.3.2 程序存储器1.3.3 数据存储器1.4 振荡器与系统时钟发生器1.5 外围模块小结习题第2章 系统复位、中断与工作模式2.1 复位与初始化2.1.1 系统复位2.1.2 系统复位后的设备初始化2.2 中断系统及中断向量表2.2.1 中断结构和类型特点2.2.2 中断处理2.2.3 中断向量地址2.3 工作模式2.4 低功耗模式使用技术2.4.1 低功耗控制2.4.2 超低功耗事件驱动工作2.4.3 低功耗应用原则小结习题第3章 IAR集成开发环境及其使用3.1 IAR EW430集成开发环境3.1.1 IAR Embedded Workbench概述3.1.2 IAR EW430集成开发环境组成3.2 IAR EW430基本操作3.3 关键环境参数配置3.4 硬件开发板连接3.5 程序的调试小结习题第4章 MSP430F247常用外设及功能部件介绍;4.1 基础时钟模块4.1.1 基础时钟模块结构4.1.2 基础时钟模块的控制4.1.3 基础时钟模块寄存器4.2 通用I/O端口控制4.2.1 MSP430F247端口概述4.2.2 端口操作4.3 定时器4.3.1 定时器功能及实现4.3.2 看门狗定时器4.3.3 定时器A4.3.4 定时器B4.4 UART异步串口4.4.1 UART概述4.4.2 UART模式下USCI的操作

<<单片机系统设计与实例开发>>

编辑推荐

《单片机系统设计与实例开发(MSP430 21世纪全国本科院校电气信息类创新型应用人才培养规划教材)》以MSP430F247单片机为典型机型，从实际应用出发，讲述该单片机的内部结构、系统初始化、中断与工作模式、IAR集成开发环境及其使用、MSP430F247常用外设及其功能部件、MSP430F247头文件及资源定义等内容，并通过具体的应用案例如数据通信单元DCU、数据通信单元DCU—III、AT45DB04IB SPI接口设计、MSP430F247实验等内容，介绍该单片机的实际应用。

<<单片机系统设计与实例开发>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>