

<<用VHDL 设计电子线路>>

图书基本信息

书名：<<用VHDL 设计电子线路>>

13位ISBN编号：9787302039327

10位ISBN编号：7302039321

出版时间：2001-4

出版时间：清华大学出版社

作者：Stefan Sjöholm&Lennart Lindh

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<用VHDL设计电子线路>>

内容概要

在电子线路设计领域中，设计自动化工具已经逐步为设计者所接受，它必将取代人工设计方法，成为主要的设计手段。

目前，VHDL已成为许多设计自动化工具普遍采用的标准化硬件描述语言。

掌握VHDL语言，用VHDL语言设计电子线路，是电子线路设计者必须掌握的基本技能。

VHDL语言功能强，覆盖面大，灵活性高，但对于初学者来说，用VHDL语言描述电路有很大难度。

为解决这个问题，本书除了介绍VHDL基本语言

<<用VHDL设计电子线路>>

书籍目录

- 序言
- 译者序
- 1 概述
 - 1.1 为什么要用VHDL
 - 1.2 开发流程
 - 1.3 历史
 - 1.4 综合
- 习题

<<用VHDL设计电子线路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>