

图书基本信息

书名：<<MAX+PLUS 入门与提高>>

13位ISBN编号：9787302078524

10位ISBN编号：7302078521

出版时间：2004-3-1

出版时间：清华大学出版社

作者：东方人华

页数：284

字数：467000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书以通俗的语言、详尽的范例，由浅入深地介绍了Altera公司推出的数字电路开发工具—MAX+PLUS。

本书首先通过一个简单的实例简明扼要地介绍了使用MAX+PLUS 开发数字系统的一般流程，接着通过一个典型的实例详细介绍了开发流程的各个环节，为了使读者能够更全面地了解MAX+PLUS 的强大功能，最后以实例带动知识点的形式讲解了LPM、EAM和流水线技术等，使读者快速入门并逐步得到提高。

书中提供了大量实例，操作步骤详尽，读者可以按照操作步骤完成每个实例的制作，并根据自己的喜好进行修改、举一反三。

本书内容翔实，既适合初级用户入门学习，也适用于中、高级用户参考。

书籍目录

第1章 EDA基础及MAX+PLUS 起步1.1 EDA工程及其开发工具1.1.1 数字系统设计的流程1.1.2 EDA工程概论1.1.3 常用的EDA工具软件1.2 MAX+MAX+PLUS 的发展历史及其特点1.2.1 Altera公司简介1.2.2 MAX+MAX+PLUS 简史1.2.3 MAX+MAX+PLUS 的技术特点1.3 MAX+MAX+PLUS 系统运行环境及软件安装1.3.1 推荐的系统配置1.3.2 MAX+MAX+PLUS 的安装1.4 MAX+MAX+PLUS 工作环境1.4.1 MAX+MAX+PLUS 管理器1.4.2 层次显示器1.4.3 图形编辑器1.4.4 图元编辑器1.4.5 文本编辑器1.4.6 波形编辑器1.4.7 平面编辑器1.4.8 编译器1.4.9 仿真器1.4.10 定时分析器1.4.11 编程器1.4.12 消息处理器1.4.13 自包含又开放的开发环境1.5 MAX+MAX+PLUS 帮助系统1.5.1 帮助系统的内容1.5.2 帮助系统的使用方法1.6 Altera可编程逻辑器件概述1.6.1 Altera器件系列1.6.2 APEX系列1.6.3 FLEX系列1.6.4 ACEX系列1.6.5 MAX系列1.6.6 Altera器件的选择1.7 本章小结第2章 MAX+MAX+PLUS 开发数字系统的基本过程2.1 设计过程简介2.1.1 设计输入2.1.2 项目编译2.1.3 仿真和定时分析2.1.4 编程下载及测试2.2 一个简单的实例2.2.1 设计输入2.2.2 项目编译2.2.3 分配I/O管脚2.2.4 项目波形仿真2.2.5 定时分析2.2.6 程序下载2.3 MAX+MAX+PLUS 支持的文件2.3.1 MAX+MAX+PLUS 支持的输入文件2.3.2 MAX+MAX+PLUS 支持的输出文件2.3.3 MAX+MAX+PLUS 与其他EDA工具的无缝结合2.4 本章小结第3章 设计输入3.1 设计输入简介3.2 文本输入方式3.2.1 文本编辑器介绍3.2.2 AHDL语言简介3.2.3 VHDL语言简介3.2.4 VerilogHDL语言简介3.2.5 文本输入的一般步骤和基本操作3.3 图形输入方式3.3.1 图形编辑器介绍3.3.2 图形输入的一般步骤和基本操作3.3.3 图元库介绍3.4 波形输入方式3.4.1 波形编辑器介绍3.4.2 波形输入的一般步骤和基本操作3.5 使用其他的EDA工具生成的文件进行输入3.5.1 MAX+MAX+PLUS 支持的其他EDA工具生成的文件3.5.2 导入其他的EDA工具生成的文件3.6 创建图元3.6.1 使用图元编辑器编辑图元3.6.2 通过文件创建图元3.6.3 使用Mega Wizard Plug-In Manager定制兆功能模块3.7 本章小结第4章 层次设计与MAX+MAX+PLUS 的项目设置4.1 层次设计4.1.1 实例的详细说明4.1.2 创建一个图形输入文件和一个波形输入文件4.1.3 创建两个文本输入文件4.1.4 创建图元4.1.5 创建顶层图形设计文件4.1.6 查看项目的设计层次4.2 MAX+MAX+PLUS 的项目设置4.2.1 管脚/位置/芯片设定4.2.2 时间属性设定4.2.3 集合设定4.2.4 逻辑属性设定4.2.5 探针设定4.2.6 互连管脚设定4.2.7 局部布线设定4.2.8 忽略或消除项目设置4.3 本章小结第5章 MAX+MAX+PLUS 的项目编译5.1 编译器介绍5.2 编译处理的基本过程5.3 编译器输入与输出文件类型5.3.1 编译器输入文件类型5.3.2 编译器输出文件类型5.4 编译设置5.4.1 选择器件5.4.2 启动智能重编选项5.4.3 设定项目全局逻辑综合规则5.4.4 全局器件属性设定5.4.5 全局参数设定5.4.6 全局时间属性设定5.4.7 打开设计规则检查工具5.4.8 适配规则设定5.4.9 指定报告文件要生成的部分5.4.10 与第三方软件的接口设置5.5 编译项目5.6 消息处理器5.6.1 信息5.6.2 警告5.6.3 错误5.7 查看报告文件5.7.1 分项查看5.7.2 查看报告文件全文5.8 查看资源占用情况5.8.1 查看管脚资源情况5.8.2 查看芯片资源情况5.9 本章小结第6章 查看和编辑器件适配6.1 平面编辑器介绍6.1.1 平面编辑器窗口详解6.1.2 器件视图与LAB视图6.1.3 Acf与Fit文件6.2 观察并编辑适配结果6.2.1 回注工程及编辑器件赋值6.2.2 重新编译工程6.2.3 显示布线信息6.2.4 显示方程及布线信息6.3 本章小结第7章 项目仿真7.1 仿真简介7.1.1 仿真器介绍7.1.2 仿真的分类7.2 仿真器的输入与输出文件7.3 创建仿真输入文件7.3.1 仿真输入文件概述7.3.2 使用波形编辑器创建仿真通道文件7.3.3 使用文本编辑器创建矢量文件7.4 项目仿真的输入和输出文件7.4.1 设定仿真输入和输出文件7.4.2 创建表文件7.5 运行仿真7.5.1 运行功能仿真7.5.2 运行时序仿真7.6 分析仿真结果7.6.1 分析仿真输出7.6.2 比较功能仿真与时序仿真的结果7.6.3 查看表文件7.7 本章小结第8章 定时分析8.1 定时分析概述8.1.1 三种分析模式8.1.2 定时分析器窗口8.2 定时分析前的设置8.2.1 设定定时分析的源节点和目标节点8.2.2 设定定时分析的时间限制8.3 运行定时分析8.3.1 运行传播延时矩阵分析8.3.2 运行建立和保持时间分析8.3.3 运行时序逻辑性能分析8.4 本章小结第9章 MAX+MAX+PLUS 的程序下载9.1 Altera器件编程概述9.2 Altera器件的编程文件9.2.1 编程文件类型9.2.2 编程文件的生成和转换9.2.3 创建日志文件9.3 几种程序下载方式9.3.1 BitBlaster串行下载方式9.3.2 BitBlaster并行下载方式9.3.3 ByteBlasterMV并行下载方式9.4 下载编程与配置文件9.4.1 硬件配置9.4.2 编程文件的更换9.4.3 多器件下载编程9.5 下载编程相关操作9.5.1 验证9.5.2 检查9.5.3 空白检查9.5.4 测试9.5.5 打开功能测试向量9.6 本章小结第10章 MAX+MAX+PLUS 使用提高10.1 使用LPM宏单元库10.1.1 MAX+MAX+PLUS 的LPM宏单元库简介 10.1.2 LPM库函数的使用10.1.3 使用LPM设计加法器举例10.2

基于流水线设计10.2.1 流水线设计的基本原理10.2.2 流水线设计举例10.2.3 流水线设计性能分析10.3 使用EAB单元进行设计10.3.1 EAB概述10.3.2 EAB设计举例10.4 本章小结

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>