

<<数字逻辑电路设计>>

图书基本信息

书名：<<数字逻辑电路设计>>

13位ISBN编号：9787302078784

10位ISBN编号：7302078785

出版时间：2004-2

出版时间：清华大学出版社

作者：鲍可进

页数：368

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路设计>>

内容概要

本书从数字电路的基础知识出发,介绍数制和编码、逻辑代数、门电路、组合逻辑、时序逻辑、硬件描述语言(ABEL, VHDL)、可编程器件(PLD, CPLD, HDPLD, FPGA)、在系统编程技术(ISP)及EDA技术的设计思想等内容。

最后一章介绍了复杂逻辑电路的设计实例。

每章末有小结并附有一定数量的习题与思考题。

本书可作为高等院校计算机、通信、电子信息、自动化等专业的“数字逻辑”课程的教材,也可作为相关技术人员的参考书。

<<数字逻辑电路设计>>

书籍目录

第1章 数字系统与编码 1.1 数字系统中的进位制 1.1.1 数制 1.1.2 数制转换 1.2 数字系统中的编码
1.2.1 带符号灵敏的代码表示 1.2.2 十进制数的二进制编码 1.2.3 可靠性编码 1.2.4 字符编码 小结 习
题与思考题第2章 数字电路 2.1 数字信号基础 2.1.1 脉冲信号 2.1.2 逻辑电平与正负逻辑 2.2 半导体器
件的开关特性 2.2.1 二极管的开关特性 2.2.2 三极管的开关特性 2.2.3 MOS管的开关特性 2.3 基本逻
辑门电路 2.3.1 与门或门非门 2.3.2 复合门 2.3.3 三态门与传输门 2.4 TTL集成门电路 2.4.1 数字集成
电路的分类 2.4.2 集电极开路的与非门 2.4.3 集电极开路的与非门 2.4.4 使用TTL门电路的注意事项
2.5 CMOS集成门电路 2.5.1 CMOS集成门电路 2.5.2 CMOS三态门 2.5.3 CMOS门电路的特点与使用
注意事项 2.6 TTL电路与CMOS电路之间的接口电路 2.6.1 三极管组成的接口电路 2.6.2 其他接口电路
小结 习题与思考题第3章 组合逻辑设计 3.1 逻辑代数基础 3.1.1 逻辑变量及基本逻辑运算 3.1.2 逻辑
代数的基本公理定理与规则 3.1.3 逻辑函数及其表达式 3.2 逻辑函数的化简 3.2.1 代数化简法 3.2.2
卡诺图化简法 3.2.3 列表化简法 3.2.4 逻辑函数化简中的两个实际问题第4章 触发器第5章 时序
逻辑电路的分析与设计第6章 集成电路的逻辑设计与可编程逻辑器件第7章 高密度可编程器件第8章 数
字系统设计基础及设计举例参考文献

<<数字逻辑电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>