

<<高速网络中的QoS控制>>

图书基本信息

书名：<<高速网络中的QoS控制>>

13位ISBN编号：9787302082460

10位ISBN编号：7302082464

出版时间：2004-4

出版时间：清华大学出版社

作者：影印

页数：431

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<高速网络中的QoS控制>>

内容概要

本书主要介绍的是在ATM、IP和MPLS等高速网络中实现QoS控制所涉及的基础知识、理论、体系结构和技术。

书中全面地概述了现有的QoS控制技术，并讲述了其实现方法。

本书所涉及的主题还包括：

准许控制和数据通信信道接受

流量访问控制

分组计划算法

分组公平排队的实现

缓冲管理

流与拥塞控制

QoS路由

差分服务的基本体系结构与概念模型

SONET与ATM

本书全面地讨论了工科学生所需要了解的QoS技术和体系结构，以及软件、硬件和系统设计的实践

。

<<高速网络中的QoS控制>>

作者简介

H.Johathan Chao获得了俄亥俄州立大学的博士学位。
1992年受聘为纽约布鲁克林理工学院电子工程系的教授。
负责指导千兆ATM交换机和IP路由器、服务质量控制和光子交换的研究工作。
他是Coree网络公司的创始人之一，也是该公司的首席技术官，并开了千兆IP/MPLS交换路由器。
1985年至1992年间，他曾在新泽西的Telcordia公司做技术员。
他是IEEE委员，曾发表了很多与上述主题相关的文章。

XialLei Guo博士的位于新泽西马那拉潘的INTEC系统公司的高级集成电路设计师，主要负责宽带通信专用集成电路的研发与应用。

<<高速网络中的QoS控制>>

书籍目录

PREFACE1 INTRODUCTION 1.1 Nature of Traffic 1.2 Network Technologies 1.2.1 ATM 1.2.2 Internet Integrated Services (Intserv) 1.2.3 Internet Differentiated Services (Diffserv) 1.2.4 Multiprotocol Label Switching(MPLS) 1.3 QoS Parameters 1.4 QoS Control Methods 1.4.1 Admission Control 1.4.2 Traffic Access Control 1.4.3 Packet Scheduling 1.4.4 Packet Fair Queuing Implementation 1.4.5 Buffer Management 1.4.6 Flow and Congestion Control 1.4.7 QoS Routing 1.5 Summary References2 ADMISSION CONTROL 2.1 Deterministic Bound 2.2 Probabilistic Bound:Equivalent Bandwidth 2.2.1 Bernoulli Trials and Binomial Distribution 2.2.2 Fluid-Flow Approximation 2.2.3 Gaussian Distribution 2.2.4 Large-Deviation Approximation 2.2.5 Poisson Distribution 2.2.6 Measurement-Based Methods 2.3 CAC for ATM VBR Services 2.3.1 Worst-Case Traffic Model and CAC 2.3.2 Effective Bandwidth 2.3.3 Lucent's CAC 2.3.4 NEC's CAC 2.3.5 Tangled-Probability-Based CAC 2.4 CAC for Integrated Services Internet 2.4.1 Guaranteed Quality of Service 2.4.2 Controlled-Load Service Referenced3 TRAFFIC ACCESS CONTROL 3.1 ATM Traffic Contract and Control Algorithms 3.1.1 Traffic Contract 3.1.2 PCR Conformance,SCR,and BT 3.1.3 Cell Delay Variation Tolerance 3.1.4 Generic Cell Rate Algorithm 3.2 An ATM Shaping Multiplexer 3.2.1 Regularity Condition_Dual Leaky Bucket 3.2.2 ATM Shaping Multiplexer Algorithm 3.2.3 Implementation Architecture 3.2.4 Finite Bits Overflow Problem 3.2.5 Simulation Study 3.2.6 Summary 3.3 An Integrated Packet Shaper 3.3.1 Basics of a Packet Traffic Shaper 3.3.2 Integrating Traffic Shaping and WFI Scheduling 3.3.3 A Logical Structure of the WFI Packet Shaper 3.3.4 Implementation of the WFI Packet Shaper 3.4 Appendix:Bucket Size Determination References4 PACKET SCHEDULING5 PACKET FAIR QUEUING IMPLEMENTATIONS6 BUFFER MANAGEMENT7 FLOW AND CONGESTION CONTROL8 QoS ROUTING9 DIFFERENTIATED SERVICES10 MULTIPROTOCOL LABEL SWITCHINGAPPENDIX SONET AND ATM PROTOCOLSINDEX

<<高速网络中的QoS控制>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>