

<<专用集成电路设计与电子设计自动化>>

图书基本信息

书名：<<专用集成电路设计与电子设计自动化>>

13位ISBN编号：9787302086055

10位ISBN编号：7302086052

出版时间：2004-7

出版时间：清华大学出版社

作者：路而红

页数：397

字数：590000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书由器件篇、工具篇、语言篇和应用篇组成。

器件篇重点介绍常用和最新的可编程逻辑器件结构及其性能指标；工具篇重点介绍了PC环境下的电子设计自动化工具，如MAX+plusII、QuartusII ISE；语言篇介绍两种国际标准化硬件描述语言VHDL和VerilogHDL及应用实例；应用篇重点介绍数字系统设计中的新技术，如IP核重用技术、SoC设计技术等，另个还介绍了数字系统设计应用实例。

全书从硬件到软件、从基础到应用对专用集成电路和电子设计自动化的相关技术做了较为全面的介绍。

本书2003年被列为北京市高等教育精品教材立项项目，可作为高等学校电子信息类、计算机类专业的本科生教材，也可供从事电子设计的工程技术人员参考。

书籍目录

第1章 可编程逻辑器件 1.1 引言 1.2 PLD分类 1.3 PLD的基本结构 1.4 PLD的早期产品 1.5 PLD的发展趋势  
习题第2章 复杂可编程逻辑器件 2.1 MAX系列 2.2 ACEX1K系列 2.3 Cyclone系列 2.4 Stratix系列 习题第3章  
现场可编程门阵列第4章 专用集成电路第5章 Altera CPLD开发工具第6章 Xilinx FPGA开发工具第7章 硬  
件描述语言VHDL第8章 硬件描述语言Verilog HDL第9章 数字系统设计第10章 数字系统设计举例参考文  
献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>