

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787302096276

10位ISBN编号：7302096279

出版时间：2004-11

出版时间：清华

作者：罗中华 主编，曾清生 副主编

页数：201

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书内容包括数字逻辑电路基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲的产生和变换电路、数/模与模/数转换、半导体存储器和可编程逻辑器件、实验和课程设计。

本教材适合计算机等专业本科和高职高专学生使用，也可供相关专业的函授生、自考学生使用。

<<数字电路与逻辑设计>>

书籍目录

第1章 数字逻辑电路基础	1	1.1 数字电路的概述	1	1.2 数制和码制	3	1.3 逻辑代数基础	10	1.4 本章小结	15	1.5 习题	32
第2章 逻辑门电路	35	2.1 半导体器件的开关特性	35	2.2 双极型逻辑门电路	38	2.3 单极型逻辑门	53	2.4 本章小结	66	2.5 习题	67
第3章 组合逻辑电路	70	3.1 组合逻辑电路的分析	70	3.2 组合逻辑电路的设计	73	3.3 常见组合逻辑电路及其应用	76	3.4 组合逻辑电路中的险象及其消除	92	3.5 本章小结	94
习题	94	第4章 触发器	96	4.1 触发器概述	96	4.2 时钟型触发器	100	4.3 主从型触发器	106	4.4 边沿触发器和维持-阻塞触发器	109
4.5 常用集成触发器	112	4.6 本章小结	114	4.7 习题	114	第5章 时序逻辑电路	118	5.1 时序逻辑电路的分析	118	5.2 常见时序逻辑部件及应用	125
5.3 同步时序逻辑电路设计	140	5.4 本章小结	145	5.5 习题	146	第6章 脉冲的产生和变换电路	149	6.1 概述	149	6.2 555定时电路	149
6.3 单稳态器	151	6.4 施密特触发器	153	6.5 多谐振荡器	157	6.6 本章小结	159	6.7 习题	159	第7章 数/模与模/数转换	161
7.1 数/模转换器	161	7.2 模/数转换器	166	7.3 本章小结	171	7.4 习题	172	第8章 存储器与可编程逻辑器件	173	8.1 存储器	173
8.2 可编程逻辑器件	182	8.3 本章小结	184	8.4 习题	185	第9章 实验与课程设计	186	9.1 概述	186	9.2 数字电路实验	187
9.3 课程设计(交通信号灯控制器)	195	附录	199								

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>