

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787302124368

10位ISBN编号：7302124361

出版时间：2006-4

出版时间：清华大学

作者：张雪兰

页数：459

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

本书选择了当今广为流行的以Intel 80x86系列为CPU的PC及其兼容机作为硬件平台，以DOS和Windows两种操作系统作为软件平台，深入讨论实模式和保护模式的汇编语言程序设计。

全书共分12章，由两部分组成。

第1部分介绍Intel 80x86系列微处理器的基础知识、实模式汇编语言程序设计等，主要内容包括：预备知识、微处理器的基础知识、寻址方式及指令集、汇编语言程序组织、程序的基本结构及其程序设计、子程序与宏指令设计、实模式I/O程序设计、汇编语言高级编程技巧等。

第2部分介绍基于Windows的保护模式程序设计，主要内容包括：32位CPU及Windows基础、Windows汇编语言程序设计基础、深入Windows汇编编程、保护模式及其应用等。

本书内容由浅入深、循序渐进、实例丰富，许多完整程序都是有一定难度的实际应用，很有参考价值。

本书每章后均附有习题，以便读者检查及巩固所学知识。

本书既可作为高等院校计算机科学与技术专业及其相关专业的本科教材，也可供从事计算机开发及研究的工程技术人员参考。

<<汇编语言程序设计>>

书籍目录

第1部分 实模式编程	第1章 预备知识	1.1 进位记数制及不同数制间的转换	1.1.1 什么是进位记数制
	1.1.2 计算机中常用的进位记数制	1.1.3 不同进位记数制之间的转换	1.2 二进制数的算术和逻辑运算
	1.2.1 二进制数的算术运算	1.2.2 二进制数的逻辑运算	1.3 数和字符在计算机中的表示方法
	1.3.1 整数在计算机中的表示	1.3.2 字符编码	1.3.3 BCD码
习题1	第2章 微处理器的基础知识	2.1 Intel 80x86系列微处理器简介	2.1.1 Intel 80x86系列微处理器
	2.1.2 3种运行模式	2.2 程序可见寄存器组	2.3 存储器
	2.3.1 基本概念	2.3.2 存储器分段管理	2.3.3 实模式存储器寻址
	2.4 PC操作系统的发展	2.4.1 MS?DOS	2.4.2 桌面Windows系统
	2.4.3 Windows NT系列	2.4.4 Linux	2.5 DOS 内存布局
	2.6 外部设备及I/O地址空间	2.7 汇编语言概述	2.7.1 程序设计语言概述
	2.7.2 汇编语言概述	习题2	第3章 寻址方式及指令集
	3.1 Intel 80x86指令集的发展	3.2 与数据有关的寻址方式	3.3 数据传送指令
	3.4 算术运算指令	3.4.1 二进制算术运算指令	3.4.2 十进制算术运算指令
	3.5 逻辑指令	3.6 程序控制指令	3.6.1 与转移地址有关的寻址方式
	3.6.2 程序控制指令简介	3.7 处理机控制指令	3.8 串操作指令
	3.9 条件字节设置指令	习题3	第4章 汇编语言程序组织
	4.1 汇编语言语句格式	4.2 汇编语言源程序结构	4.2.1 典型的.exe文件结构
	4.2.2 典型的.com文件结构	4.3 常用伪指令	4.3.1 数据定义伪指令
	4.3.2 LABEL伪指令	第5章 程序基本结构及其程序设计
	第6章 子程序与宏指令设计	第7章 实模式I/O程序设计	第8章 汇编语言高级编程技巧
	第2部分 保护模式编程	第10章 Windows汇编语言程序设计基础	第11章 深入Windows汇编编程
	第12章 保护模式及其应用	附录A 汇编语言伪指令和操作符	附录B DEBUG调试工具
	附录C INT 21H DOS系统功能调用中断	附录D BIOS中断调用参考文献	

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>