

<<TMS320VC547X系列DSP的CP>>

图书基本信息

书名：<<TMS320VC547X系列DSP的CPU与外设>>

13位ISBN编号：9787302130765

10位ISBN编号：7302130760

出版时间：2006-6

出版时间：清华大学出版社

作者：Texas Instruments Incorporated

页数：267

字数：386000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<TMS320VC547X系列DSP的CP>>

### 内容概要

本书以美国TI公司TMS320C5xxx系列DSP中的TMS320VC547x子系列为描述对象。

TMS320VC547x系列是低功耗、增强型结构和双内核数字信号处理器（DSP）。

本书介绍了该款DSP的体系结构，着重介绍了它的两个内核，即TMS320C54x的CPU和ARM7TDMI的微控制器单元（MCU），详细描述了每个内核的存储器和外设接口，包括存储器接口、中断管理器、时钟管理模块、定时器模块、通用I/O模块、UART模块、串行外设接口、主控I2C接口和以太网接口等。

本书的读者对象是电子与电气工程、自动控制、计算机应用和仪器仪表等领域从事DSP应用系统开发的科研和工程技术人员，以及相关专业的教师和研究生、本科生。

# <<TMS320VC547X系列DSP的CP>>

## 书籍目录

第1章 绪论 1.1 VC547x概述 1.2 VC547x的主要特征第2章 体系结构 2.1 VC547x功能概述 2.2 VC547x功能框图 2.3 DSP子系统概述 (TMS320C54x DSP核) 2.4 DSP存储器空间 2.5 DSP寄存器 2.6 DSP子系统的 2.7 ARM核概述 (ARM7TDMI-E) 2.8 ARM存储器空间 2.9 ARM寄存器 2.10 ARM外设 2.11 通用外设 2.12 时钟频率 2.13 节电模式 2.14 中断管理第3章 存储器接口 3.1 存储器接口 (MEMINT) 3.2 系统 (内部) 总线 3.3 API总线接口 3.4 外部存储器接口 3.5 存储器接口 (MEMINT) 寄存器 3.6 ARM存储器空间 3.7 SDRAM 3.8 SDRAM接口 3.9 SDRAM IF寄存器 3.10 波形 第4章 中断控制器 4.1 功能描述 4.2 MCU中断 4.3 ARM存储器映射寄存器 第5章 时钟管理模块 5.1 时钟管理模块 5.2 时钟模块 (CLKM) 寄存器列表 5.3 DSP子系统控制 5.4 ARM子系统控制 5.5 锁相环 第6章 定时器模块 6.1 定时器模块简介 6.2 定时器0 (TIMER0) 6.3 定时器1 (TIMER1) 和定时器2 (TIMER2) 6.4 定时器编程 6.5 读定时器操作 第7章 通用I/O模块 7.1 通用I/O模块 (GPIO) 功能描述 7.2 GPIO/KBGPIO寄存器 第8章 UART IrDA模块 8.1 概述 8.2 主要特性 8.3 I/O描述 8.4 寄存器的映射描述 8.5 UART IrDA功能框图 8.6 串行红外模式和协议 8.7 功能描述第9章 UART调制解调器接口 9.1 概述 9.2 主要特征 9.3 I/O描述 9.4 寄存器映射/描述 .....第10章 串行外设接口 第11章 主控I2C接口 第12章 以太网接口模块 第13章 初始化协议 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>