

<<微型计算机原理与接口技术>>

图书基本信息

书名：<<微型计算机原理与接口技术>>

13位ISBN编号：9787302141952

10位ISBN编号：7302141959

出版时间：2007-2

出版时间：清华大学

作者：孙力娟

页数：461

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理与接口技术>>

内容概要

本书以32位微处理器为背景，讲述微型计算机原理、汇编语言程序和接口技术。

内容主要包括：Pentium微处理器内部结构、x86基本指令和多媒体指令、汇编语言程序设计、总线概念及微型计算机系统典型总线、存储系统、输入/输出系统、中断系统、串行通信和并行接口、DMA传送、数模和模数转换、保护模式下的程序设计和Win32汇编语言程序设计等。

本书可作为高等院校计算机专业及电类相关专业本科生微型计算机原理及应用、汇编语言程序设计、微型计算机接口技术及微型计算机原理与接口技术等课程的教材和参考书。

通过删减适当章节，也适合非电类专业微型计算机原理及应用和微型计算机原理与接口技术等课程的教学，同时也可供自学者及从事计算机应用的工程技术人员参考。

<<微型计算机原理与接口技术>>

书籍目录

第1章 计算机基础	1.1 计算机中的数制	1.1.1 计算机中的数制	1.1.2 计算机中数据的编码
1.2 计算机中数据的编码	1.2.1 数值数据的编码与运算	1.2.2 字符的编码	1.3 浮点数基本概念
1.3.1 浮点数	1.3.2 浮点机器数	1.3.3 浮点数的数值范围	1.4 计算机系统的基本组成
1.4.1 计算机系统的硬件组成	1.4.2 计算机系统的软件组成	1.4.3 微型计算机的硬件结构	1.4.4 微型计算机的分类和发展
习题第2章 80x86微处理器	2.1 Inter微处理器发展简况	2.2 32位微处理器内部结构	2.2.1 Pentium内部结构
2.2.2 Pentium微处理器结构特点	2.2.3 32位微处理器的编程结构	2.3 32位微处理器的外部引脚	2.4 32位微处理器的工作模式
2.4.1 80x86的地址空间	2.4.2 实地址模式	2.4.3 保护虚拟地址模式介绍	2.4.4 虚拟8086模式介绍
2.5 32位微处理器的典型时序	2.5.1 时钟周期、总线周期和指令周期	2.5.2 Pentium总线周期的时序分析	习题第3章 指令系统
3.1 概述	3.1.1 指令的书写格式	3.1.2 符号指令的书写格式	3.2 80486寻址方式
3.2.1 立即寻址	3.2.2 寄存器寻址	3.2.3 存储器操作数的寻址方式	3.2.4 80486寻址方式的段约定和段超越
3.3 80486标志寄存器	3.4 80486基本集指令	3.4.1 传送类指令	3.4.2 算术运算指令
3.4.3 转移和调用指令	3.4.4 逻辑运算和移位指令	3.4.5 串操作指令	3.4.6 处理机控制指令
3.5 80x86多媒体指令	3.5.1 MMX指令	3.5.2 SSE指令	习题第4章 宏汇编语言
4.1 汇编语言程序的开发过程	4.2 汇编源程序的语句类型	4.3 宏汇编基本语法	4.3.1 标号、变量和常量
4.3.2 运算符	4.4 数据定义伪指令	4.5 宏汇编语言基本语句	习题第5章 汇编语言程序设计
第6章 总线	第7章 存储器系统	第8章 输入/输出系统	第9章 中断系统
第10章 微型计算机系统串行通信	第11章 并行I/O接口	第12章 DMA控制器	第13章 数模和模数转换
第14章 保护模式及其编程	第15章 Windows汇编语言编程初步	参考文献	

<<微型计算机原理与接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>