

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787302144915

10位ISBN编号：7302144915

出版时间：2007-6

出版时间：清华大学

作者：李继灿

页数：365

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础>>

内容概要

本书以当前国内外广泛使用的16 / 32 / 64位微处理器为背景，追踪主流系列高性能微型计算机的技术发展方向，抓住关键技术发展的主线，全面、系统、深入地讨论了计算机的基础知识、现代微处理器的结构、指令系统与汇编语言程序设计、存储器及其接口、输入输出与中断技术、常用可编程接口芯片与现代通用I / O接口，以及现代主流微型计算机硬件技术的发展，其中包括嵌入式计算机系统及其应用等内容。

本书结构新颖，内容先进，实用性强，便于教学和自学。

本书可以作为高等学校理工类专业并兼顾文、史、农、医等非计算机专业的教材以及成人教育的培训教材、自学读本，也可供广大科技工作者参考。

<<计算机硬件技术基础>>

书籍目录

第1章 计算机的基础知识 1.1 计算机发展概述 1.1.1 计算机的发展简史 1.1.2 计算机的分类 1.1.3 计算机的应用 1.1.4 微处理器的发展简史与现状 1.1.5 微型计算机的分类 1.1.6 微型计算机硬件技术发展的特点与趋势 1.2 微型计算机系统的组成 1.2.1 基本术语 1.2.2 微型计算机系统的基本组成 1.3 微机硬件系统结构基础 1.4 微处理器模型的组成 1.4.1 运算器 1.4.2 控制器 1.4.3 内部寄存器 1.5 存储器概述 1.5.1 基本概念 1.5.2 存储器组成 1.5.3 读写操作过程 1.6 微机的工作原理与程序执行过程 1.6.1 微机的工作原理 1.6.2 程序执行过程 1.7 CPU的主要参数 1.8 计算机的运算基础 1.8.1 二进制数的运算 1.8.2 数制转换综合表示法 1.8.3 二进制编码(代码) 1.8.4 数的定点与浮点表示 1.8.5 带符号数的表示法 1.8.6 补码的加减法运算 1.8.7 溢出及其判断方法 本章小结 习题1

第2章 微处理器的结构概述 2.1 8086 / 8088微处理器 2.1.1 8086 / 8088 CPU的内部功能结构 2.1.2 8086 / 8088的编程结构 2.1.3 总线周期的概念 2.2 8086 / 8088的存储器及I / O组织 2.2.1 存储器组织 2.2.2 存储器的分段 2.2.3 物理地址和逻辑地址 2.2.4 堆栈 2.2.5 I / O组织 2.3 80x86系列微处理器的技术发展 2.3.1 80286微处理器 2.3.2 80386微处理器 2.3.3 80486微处理器 2.4 Pentium微处理器的技术特点 2.4.1 Pentium的体系结构 2.4.2 Pentium体系结构的技术特点 2.4.3 Pentium相对80486体系结构的增强点 2.5 Pentium系列微处理器及相关技术的发展 2.5.1 Pentium 11微处理器 2.5.2 Pentium 111微处理器 2.5.3 Pentium 4微处理器 2.6 新一代64位微处理器——Itanium 本章小结 习题2

第3章 微处理器的指令系统 3.1 8086 / 8088的寻址方式 3.1.1 数据寻址方式 3.1.2 程序存储器寻址方式 3.1.3 堆栈存储器寻址方式 3.1.4 其他寻址方式 3.2 数据传送类指令 3.2.1 通用数据传送指令.....

第4章 汇编语言程序设计 第5章 微处理器的硬件特性及其系统基础 第6章 存储器及其接口 第7章 输入输出与中断技术 第8章 可编程接口芯片及通用I/O接口 第9章 现代主流微型计算机硬件技术的发展 附录A 80286—Pentium系列微处理器的指令系统 附录B 软件调试技术参考文献

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>