

<<基于C语言C8051F系列微控制器>>

图书基本信息

书名：<<基于C语言C8051F系列微控制器原理与应用>>

13位ISBN编号：9787302162674

10位ISBN编号：7302162670

出版时间：2007-11

出版时间：清华大学

作者：张培仁,孙力

页数：479

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<基于C语言C8051F系列微控制器>>

内容概要

C8051F系列微控制器是目前8位微控制器中功能最齐全、性能最优的一种。

本书集作者多年的教学、科研经验于一体，以国内外普遍使用的新型C8051F系列微处理器为核心，阐述其工作原理及应用，并配有大量的实例；基础性的原理部分，尽可能说明白讲清楚；实例部分都是精心挑选、仔细调试并能成功运行的例子，有较强的实用性和可操作性。

本书特点在于以C语言编程为主，着重介绍C语言与汇编语言之间的调用和转换，很多例子同时给出C语言和汇编语言两种版本，便于读者对照学习。

另外，还介绍芯片的实际应用背景、芯片设计思想，以及应用时应注意的问题，从而避免在教学过程中经常出现的“一看就懂、一放就忘、一用就错”的问题，尽可能使读者知其然亦知其所以然。

<<基于C语言C8051F系列微控制器>>

书籍目录

第1章 微控制器的原理 1.1 微控制器与计算机的关系 1.2 微控制器系统简介 1.3 微控制器的发展 1.4 8位机发展的3次技术飞跃第2章 C8051F系列单片机结构 2.1 C8051F系列单片机总体体系结构 2.1.1 C8051F系列单片机的主要模块特性 2.1.2 C8051F与MCS.51系列单片机的性能比较 2.2 CIP.51微控制器 2.3 存储器组织 2.3.1 程序存储器 2.3.2 数据存储器 2.3.3 通用寄存器 2.3.4 位寻址空间 2.3.5 堆栈 2.3.6 片内数据存储器读写实例 2.4 特殊功能寄存器 2.5 FLASH存储器 2.5.1 非易失性数据存储 2.5.2 安全选项 2.6 外部数据存储器 and 片内XRAM 2.6.1 端口选择和配置 2.6.2 复用和非复用选择 2.6.3 存储器模式选择 2.6.4 时序 2.7 时钟系统 2.7.1 时序与时钟 2.7.2 设计和使用时钟时应考虑的问题 2.7.3 时钟控制寄存器 2.7.4 外部振荡器举例 2.7.5 系统时钟初始化编程实例 2.8 复位电路 2.8.1 复位原理 2.8.2 复位电路设计注意事项 2.8.3 C8051F系列的8种复位源 2.9 中断系统 2.10 电源管理 2.10.1 电源管理原理 2.10.2 电源管理注意事项 2.11 嵌入式系统调试基础: JTAG 2.11.1 JTAG原理 2.11.2 边界扫描 2.11.3 FLASH. 存储器编程命令第3章 C8051F系列的模拟外设 3.1 模拟外设组成部分 3.2 A/D转换器简介 3.2.1 A/D转换器的工作原理 3.2.2 设计A/D转换器的注意事项 3.3 ADC0的组成及其控制 3.3.1 ADC0的工作方式 3.3.2 ADC0的SFR定义 3.3.3 ADC0的电气特性 3.3.4 ADC0编程实例 3.4 ADC2的组成及其控制 3.4.1 ADC2的工作方式 3.4.2 ADC2的SFR 3.4.3 ADC2可编程窗口检测器 3.5 12位电压输出DAC 3.5.1 DAC工作过程 3.5.2 DAC输出更新 3.5.3 DAC输出格式化 3.5.4 DAC编程实例 3.6 高压差分放大器 3.7 比较器 3.7.1 比较器的工作原理 3.7.2 比较器应用编程实例 3.8 电压基准第4章 数字I/O端口第5章 C51的程序结构与数据类型第6章 C51的运算符及数据的存储模式第7章 C51的函数、控制语句及程序设计第8章 C8051F应用开发实例第9章 C8051控制器局域网(CAN)第10章 C8051F综合实验设计附录A CIP-51指令集附录B C51库函数附录C 错误信息附录D L51连接定位器使用错误提示附录E 技术支持附录F C8051F单片机开发工具附录G 新华龙电子C8051F单片机结构教学实验机简介

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>