

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787302174585

10位ISBN编号：730217458X

出版时间：2008-6

出版时间：清华大学出版社

作者：宋人杰 主编；牛斗 等编著

页数：210

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

“汇编语言程序设计”是高校计算机专业的主干课程之一。

本书以8086 / 8088指令为主，以实模式下的80x86指令为辅，系统地介绍了汇编语言的基础理论知识和程序设计方法。

主要内容包括：汇编语言程序设计基础知识、8086指令寻址方式及指令系统、常用伪指令、程序设计方法、高级汇编技术、80x86指令系统、汇编语言与C语言混合设计的方法。

本书各章节内容重点突出、结构清晰、简洁易懂。

在本书的实验调试软件一章中，介绍了两种调试软件：基于MASM 5.0的DEBUG和基于MASM 6.11的PWB、CodeView，为读者进行汇编语言程序设计提供了方便。

本书可作为本科、高职院校计算机及相关专业的教材，也可供科研及软件开发人员自学参考。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 汇编语言基础知识	1.1 微型计算机概述	1.2 Intel公司微处理器简介	1.3 计算机语言及汇编语言特点	1.3.1 计算机语言概述	1.3.2 汇编语言的特点	1.4 程序可见寄存器组	1.5 存储器	1.5.1 基本概念	1.5.2 实模式存储器寻址	1.6 外部设备	习题第2章 汇编语言源程序格式																																				
	2.1 汇编语言语句格式	2.1.1 汇编语言语句类型	2.1.2 汇编语言指令格式	2.2 伪指令	2.2.1 处理器选择伪指令	2.2.2 数据定义伪指令	2.2.3 模块命名和标题伪指令	2.2.4 程序结束伪指令	2.2.5 完整段定义伪指令	2.2.6 简化段定义伪指令	2.2.7 表达式赋值伪指令	2.2.8 定位伪指令	2.2.9 标号定义伪指令	2.3 汇编语言源程序基本框架																																	
	2.3.1 完整段定义框架	2.3.2 简化段定义框架	习题第3章 8086 / 8088寻址方式及指令系统	3.1 8086 / 8088寻址方式	3.1.1 数据寻址方式	3.1.2 程序转移寻址方式	3.2 8086 / 8088指令系统	3.2.1 数据传送指令	3.2.2 算术运算指令	3.2.3 逻辑操作指令	3.2.4 串处理指令	3.2.5 控制转移指令	3.2.6 处理器控制指令	习题第4章 顺序、分支与循环程序设计																																	
	4.1 顺序程序设计	4.2 分支程序设计	4.2.1 分支结构	4.2.2 用分支指令实现分支结构	4.3 循环程序设计	4.3.1 循环结构	4.3.2 单循环程序设计	4.3.3 多重循环程序设计	习题第5章 子程序及宏指令设计	5.1 子程序设计方法	5.1.1 子程序定义	5.1.2 寄存器内容的保存及恢复	5.1.3 子程序的调用及返回	5.1.4 子程序的参数传递	5.1.5 子程序嵌套																																
	5.2 模块化程序设计	5.2.1 模块划分	5.2.2 源程序文件包含的伪指令	5.2.3 模块间的连接	5.3 宏汇编	5.3.1 宏定义、宏调用和宏展开	5.3.2 宏定义和宏调用中的参数	5.3.3 宏指令的嵌套	5.3.4 宏汇编中的伪指令	5.3.5 重复汇编	5.3.6 条件汇编	习题第6章 32位指令系统及程序设计	6.1 32位微处理器工作模式	6.2 32位指令的运行环境	6.2.1 寄存器组	6.2.2 80386保护模式下的存储管理	6.3 32位80x86 CPU的寻址方式	6.4 32位微处理器指令	6.4.1 使用32位80x86指令的注意事项	6.4.2 80386新增指令	6.4.3 80486新增指令	6.4.4 Pentium新增指令	6.4.5 Pentium Pro新增指令	6.4.6 MMX指令	6.4.7 SIMD指令	6.5 程序设计举例	6.5.1 基于32位指令的实模式程序设计	6.5.2 基于MMX指令的实模式程序设计	6.5.3 保护模式下的程序设计	习题第7章 综合程序设计	7.1 加密程序设计举例	7.2 反跟踪程序设计举例	习题第8章 输入输出与中断控制	8.1 输入输出接口概述	8.1.1 输入输出接口	8.1.2 主机与外设之间交换数据的方式	8.2 程序控制方式下的输入输出程序设计	8.2.1 无条件传送方式	8.2.2 程序查询方式	8.3 中断传送方式	8.3.1 中断系统	8.3.2 中断优先级与中断嵌套	8.3.3 中断处理程序	8.4 DOS与BIOS中断	8.4.1 DOS系统功能调用	8.4.2 BIOS功能调用	习题第9章 C语言与汇编语言混合编程
	9.1 嵌入式汇编	9.1.1 嵌入式汇编程序中汇编指令格式	9.1.2 嵌入式汇编程序设计	9.1.3 编译连接的方法	9.2 C语言调用汇编模块	9.2.1 C语言调用汇编模块编程规则	9.2.2 C语言调用汇编模块的编译连接方法	9.3 汇编语言引用C语言函数	习题第10章 汇编语言程序实验工具软件介绍	10.1 汇编语言实验上机步骤	10.2 常用调试程序Debug	10.2.1 Debug的主要特点	10.2.2 Debug的启动	10.2.3 Debug的命令	10.2.4 Debug中的命令介绍	10.2.5 Debug程序的应用举例	10.3 集成开发环境PWB	10.3.1 PWB的安装	10.3.2 PWB的运行和退出	10.3.3 PWB主菜单	10.3.4 PWB开发环境的设置	10.3.5 PWB的应用	10.4 源代码级调试工具软件CodeView	附录A DOS功能调用 (INT 21H) 一览表	附录B BIOS中断调用表 (INT N)	参考文献																					

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 章节摘录

第1章 汇编语言基础知识 汇编语言是直接于硬件之上工作的编程语言，首先要了解硬件系统的结构，才能有效地应用汇编语言对其编程，因此，本章对硬件系统结构的问题进行部分探讨，首先介绍了计算机的基本结构、Intel公司微处理器的发展、计算机的语言以及汇编语言的特点，在此基础上重点介绍寄存器、内存组织等汇编语言所涉及到的基本知识。

1.1 微型计算机概述 微型计算机由中央处理器（Central Processing Unit，CPU）、存储器、输入输出接口电路和总线构成。

CPU如同微型计算机的心脏，它的性能决定了整个微型计算机的各项关键指标。

存储器包括随机存储器（Random Access Memory，RAM）和只读存储器（Read Only Memory，ROM）。

输入输出接口电路用来连接外部设备和微型计算机。

总线为CPU和其他部件之间提供数据、地址和控制信息的传输通道。

如图所示为微型计算机的基本结构。

特别要提到的是微型计算机的总线结构，它使系统中各功能部件之间的相互关系变为各个部件面向总线的单一关系。

一个部件只要符合总线结构标准，就可以连接到采用这种总线结构的系统中，使系统功能得到扩展。

数据总线用来在CPU与内存或其他部件之间进行数据传送。

它是双向的，数据总线的位宽决定了CPU和外界的数据传送速度，8位数据总线一次可传送一个8位二进制数据（即一个字节），16位数据总线一次可传送两个字节。

在微型计算机中，数据的含义是广义的，数据总线上传送的不一定是真正的数据，而可能是指令代码、状态量或控制量。

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>