

<<微机原理与汇编语言实用教程>>

图书基本信息

书名：<<微机原理与汇编语言实用教程>>

13位ISBN编号：9787302194934

10位ISBN编号：7302194939

出版时间：2009-3

出版时间：清华大学出版社

作者：王富荣 编

页数：329

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与汇编语言实用教程>>

前言

微机原理与汇编语言是计算机类专业的一门专业基础课，它涉及的知识面较广，技术性较强，是计算机类专业应用型人才必须掌握的一门专业技术。

根据高等职业教育“以服务为宗旨，以就业为导向，走产学研结合的发展道路”的办学方针及“必须面向地区经济建设和社会发展，适应就业市场的实际需要，培养生产、服务、管理第一线需要的实用人才，真正办出特色”的要求，结合当前微型计算机软/硬件新技术的发展趋势，我们打破以学科体系为特征的传统教学方法，以“应用型人才的专业技能和实用技术的能力”培养为主。

将传统教学计划中的《计算机系统结构》、《汇编语言程序设计》和《微型计算机接口技术》等课程进行整合，形成《微机原理与汇编语言》课程，以适应高等职业教育的快速发展，满足教学改革和课程建设的需要，体现高职教育的特色。

本课程主要帮助学生了解微机系统，掌握微机软/硬件组成及使用，学会运用指令系统和汇编语言进行程序设计，熟悉各种硬件接口及其应用，了解微机发展的最新技术，从而树立起微型计算机体系结构的基本概念，为后续课程的学习及应用打下良好的基础。

本教材的知识结构层次合理、内容实用，主要有以下几个特点。

(1)注重基础。

在内容的编排上，由浅入深，循序渐进，注重阐述基本原理和实际应用。

(2)注重应用。

通过在相关章节安排大量实训内容，培养学生应用能力，以实例分析为基础，阐明应用技术的要点，使学生在掌握基本原理的基础上，具有一定的分析问题、解决问题的能力。

(3)难点分散，重点突出。

力求将难点分布在各个知识点，讲透；重点突现在各个应用环节，讲细。

(4)具有一定的先进性。

本书不仅深入浅出地分析了微型计算机的基本工作原理与汇编语言程序设计的方法，而且还与现代微机新技术紧密相连。

本书共分11章。

全书教学参考学时为80-90学时(含实训环节)，其中实训课时授课不少于20学时。

在授课过程中，教师可根据实际课时安排教学内容。

<<微机原理与汇编语言实用教程>>

内容概要

本书首先介绍微型计算机的软、硬件基本知识，然后以Intel 8086 / 8088系列微机为对象介绍微机的基本工作原理、汇编语言程序设计及微机接口技术。

全书共11章，主要内容有：微型计算机概述、8086微处理器及系统结构、存储器系统、汇编语言基础、汇编语言程序设计、输入 / 输出系统及中断技术、总线技术、可编程接口芯片（ADC0809、DAC0832、并行输入 / 输出8255A、定时 / 计数器8253）及其应用、80X86微处理器的最新发展。本书每章都提供了习题，并在相应的章节给出了实训环节，以供读者学习、实践和借鉴。

本书融入了作者多年教学和实践的经验及体会，内容的安排力求循序渐进、重点突出、难点分散、强调应用。

通过理论课的课堂讲授和实践课的上机实训，力争使学生能够掌握微机工作原理、汇编语言的基本编程方法及常用接口芯片的应用。

本书既适合作为高等学校教材，也可用于高等教育自学教材，还可作为从事微型计算机硬件和软件开发的工程技术人员学习和应用的参考书。

<<微机原理与汇编语言实用教程>>

书籍目录

第1章 微型计算机系统概述	1.1 计算机中的数制与编码	1.1.1 计算机中的数制及其转换
1.1.2 计算机中的数据编码	1.1.3 计算机中数的表示	1.2 计算机概述
1.2.1 计算机的产生与发展	1.2.2 微型计算机的发展	1.2.3 微型计算机的特点及应用
1.2.4 微型计算机发展新技术	1.3 微型计算机系统的组成	1.3.1 微型计算机系统的3个层次及性能指标
1.3.2 微型计算机系统的组成	1.3.3 微型计算机系统的基本工作方法	习题1
第2章 8086微处理器及其系统结构	2.1 8086微处理器	2.1.1 8086微处理器内部结构
2.1.2 8086的寄存器结构	2.2 8086微处理器引脚信号和典型时序分析	2.2.1 8086微处理器引脚信号
2.2.2 两种模式下系统的典型配置	2.2.3 8086的典型时序分析	习题2
第3章 半导体存储器及其接口	3.1 存储器种类与特性	3.1.1 存储器的分类
3.1.2 存储器的主要技术指标	3.2 8086的存储器组织	3.2.1 存储器地址空间和数据存储格式
3.2.2 存储器的分段和物理地址的形成	3.2.3 内存储器的基本结构	3.3 半导体存储器
3.3.1 半导体存储器的分类	3.3.2 随机存取存储器RAM	3.3.3 只读存储器ROM
3.4 半导体存储器与CPU的连接	3.4.1 存储芯片与CPU的连接	3.4.2 存储器芯片与CPU连接时应注意的问题
3.4.3 8086的数据组织与存储	习题3	第4章 汇编语言基础
4.1 MASM汇编语言基础	4.1.1 汇编语言的基本概念	4.1.2 MASM汇编语言
4.1.3 汇编语言语句格式	4.1.4 语句类别	4.2 操作数的寻址方式
4.2.1 立即寻址	4.2.2 寄存器寻址	4.2.3 存储器寻址
4.3 指令集	4.3.1 数据传送类指令	4.3.2 程序控制类指令
4.3.3 标志处理和CPU控制类指令	4.4 表达式与操作符	4.4.1 表达式
4.4.2 算术操作符	4.4.3 逻辑操作符	4.4.4 关系操作符
4.4.5 数值回送操作符	4.4.6 属性操作符.....	第5章 运算程序设计及应用举例
第6章 汇编语言程序设计	第7章 子程序设计	第8章 输入/输出系统及中断的使用方法
第10章 总线技术	第11章 可编程接口芯片及其应用	第12章 80X86到IA64系列微处理器
附录A ASCII码表	附录B 8086/8088汇编语言指令表	附录C 8086/8088伪操作指令表
附录D 常用DOS功能调用 (INT 21H)	附录E BIOS中断调用 (INT n) 表	参考文献
		参考网站

章节摘录

3) 部分译码 在对存储芯片进行译码寻址时, 如果只有部分高位地址线参与寻址, 则这种译码方法称为“部分译码”。对被选中的芯片来说, 这些未参与译码的高位地址可以为1, 也可以为0, 因此, 每个存储单元将对应多个地址(地址重复)。但使用时, 只选取其中的一个, 一般都是将未用地址设为0, 而得到其可用地址。采用部分译码的方法, 可简化译码电路的设计, 但由于地址重复, 系统的一部分地址空间资源将被浪费。

如图3.19所示的电路, 采用部分译码来对4片2764(8K×8位, EPROM)进行寻址。译码时, 不使用高位地址线A19和A18。也就是说, 无论这两位是什么, 对芯片寻址都没有影响。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>