

<<计算机英语>>

图书基本信息

书名：<<计算机英语>>

13位ISBN编号：9787302200635

10位ISBN编号：7302200637

出版时间：2009-7

出版时间：清华大学出版社

作者：刘兆毓，郑家农 编著

页数：366

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

前言

自2003年第三版《计算机英语》出版以来，计算机技术特别是计算机网络及应用技术一直在飞速发展，为适应这一新的形势，满足教学需要，特编写了第四版。

第四版在基本结构和格式上与第三版保持一致，其中近一半为新材料和新内容，保留的内容多为基础性知识。

本书出版后，将提供电子演示文稿供教师和读者使用。

本书由刘兆毓和郑家农等编著。

全书共13章，分为68节，其中郑家农编写了第8章、第11章、第12章和第13章，武华编写了第7章和第9章，闫金平编写了第2章和第10章，栗琳红编写了第3章和第4章，刘华群编写了第1章；刘兆毓编写了第5章和第6章，刘兆毓和郑家农负责全书的统稿。

由于作者水平有限，书中难免有不当之处，敬请读者批评指正。

<<计算机英语>>

内容概要

本书是用英文编写的、按计算机知识结构的层次组成的计算机技术教材，书中内容涉及计算机的技术基础、系统和应用等各个方面，其中包括反映当前最新技术和应用的内容。

本书由4部分组成：计算机和网络基础、因特网及其应用、程序设计和计算机应用。

全书共13章，68节。

书中对一些较难翻译和理解的句子和词语进行了注释；每一节后面列出了关键词汇，给出了练习题，以提高读者阅读计算机英文资料和文献的水平。

书后附有参考译文，供读者学习时参考。

本书可供大专院校学生使用，也可供参加计算机水平考试的考生和广大工程技术人员参考。

<<计算机英语>>

书籍目录

第一部分 计算机和网络基础	第1章 计算机硬件	1.1 计算机组成	1.2 什么是处理器?
	1.3 存储系统	1.4 输入输出 (I/O) 系统	1.5 总线 and 控制器
			1.6 什么是真正的通用串行总线?
	1.7 精简指令系统计算机 (RISC)	1.8 计算机性能的量度	第2章 计算机操作系统
	2.1 操作系统概述	2.2 WINDOWS XP和VISTA	2.3 UNIX和LINUX
	2.4 中间件	2.5 操作系统内核功能的高速缓存模型	
	第3章 个人计算机 (PC) 的使用	3.1 选择和设置PC系统	3.2 使用PC
	3.3 PC系统维护	3.4 PC升级	第4章 计算机网络
	4.1 计算机网络的体系结构	4.2 局域网 (LAN)	4.3 广域网 (WAN)
	4.4 WINDOWS SERVER 2008	4.5 关于网络会聚	第二部分 因特网及其应用
	第5章 因特网	5.1 因特网概述	5.2 与因特网连接
	5.3 万维网浏览器和服务器	5.4 关于INTERNET2	5.5 网络安全
	第6章 因特网应用	6.1 虚拟专用网 (VPN)	6.2 电子商务
	6.3 商业网络技术	6.4 什么是企业资源计划ERP?	6.5 关于因特网电话
	6.6 万维网和万维网应用的革命	6.7 关于AJAX	第三部分 程序设计
	第7章 程序设计语言	7.1 计算机语言概述	7.2 流程图
	7.3 BASIC和可视BASIC	7.4 C、C++和C#	7.5 标记和脚本语言
	7.6 关于开源	第8章 软件工程	8.1 软件开发生命周期模型
	8.2 需求分析	8.3 软件设计和测试	8.4 软件质量保证
	8.5 软件维护	第9章 数据库及其应用	9.1 数据库管理系统 (DBMS) 和管理信息系统 (MIS)
	9.2 数据库是如何工作的?	9.3 SQL SERVER	9.4 数据仓库
	9.5 数据挖掘	9.6 万维网 (WEB) 与数据库	第四部分 计算机应用
	第10章 办公自动化软件	10.1 办公自动化软件基本知识
	第11章 计算机图形学与图像处理技术	第12章 多媒体	第13章 现代工业自动化软件

章节摘录

Then why is virtual memory so important ?

Large memory is needed for large programs and data sets. Early computers with small real memory required that the transfer of data between real memory and disk be managed explicitly by the operating system or the user.

Virtual memory provides for automatic management of this portion of the memory hierarchy through a combination of hardware and software aids. The virtual memory interface is shown in Fig. 1-6. A real memory of 16M bytes and a virtual memory of 2G bytes are shown for illustration : many modern virtual-memory systems are much larger than this. Virtual-memory space is divided into equal-sized groups called pages. A page in a modern computer is 1K, 2K, or 4K bytes. Real memory is also divided into the same equal-sized groups, called page frames. When information is moved between virtual-memory space and real-memory space, a complete page is moved.

4. Caches Section 3 discussed how virtual memory extends the address space of a processor. However, the latency of real memory is too long to support high-performance processors. Even with the high-speed DRAMs used today for real memory, something must be done to overcome this latency problem.

The solution to this performance problem is to add another level to the memory hierarchy, called a cache, shown in Fig. 1-5. The allocation of spaces in a three-level memory is shown in Fig 1-7. As discussed in Section 3, the virtual-address space is divided into equal-sized pages. These pages are placed in real-memory frames of the same size. Because a page can be placed in any vacant frame, there is no particular order to the allocation of pages to frames.

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>