

图书基本信息

书名：<<EDA技术与VHDL程序开发基础教程>>

13位ISBN编号：9787302224167

10位ISBN编号：7302224161

出版时间：2010-5

出版时间：清华大学出版社

作者：雷伏容

页数：326

字数：530000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书主要讲解了EDA技术和VHDL硬件描述语言的使用，共10章，内容包括EDA工具的发展历程和设计理念，可编程逻辑器件的原理和分类，VHDL的程序结构和基本语法，开发套件Quartus 的使用方法，顺序语句和并行语句的使用，VHDL中的属性描述，VHDL的层次化设计方法，VHDL在通信和DSP系统中的应用等。

通过大量数字电路和数字系统的案例，给读者演示了VHDL在数字系统设计中充当的角色以及利用VHDL语言进行数字系统设计的基本步骤和具体方法。

本书配有大量的设计实例和配套的实验练习，力求使读者掌握VHDL硬件描述语言的基础知识，了解简单数字系统的设计原理、设计方法和设计步骤。

本书还针对目前FPGA的主流应用领域如微控制系统、通信系统和DSP系统给出了系统级别的设计实例，希望读者结合实例进一步掌握使用VHDL设计数字系统的技能。

本书可作为高等院校电子、通信、自动化、计算机等信息工程类相关专业学生的教学用书，也适合从事EDA技术应用与研究的技术人员参考。

书籍目录

第1章 EDA概述 第2章 可编程逻辑器件 第3章 VHDL硬件描述语言 第4章 Quartus II操作指南 第5章 VHDL基本逻辑电路设计 第6章 VHDL语句进阶 第7章 VHDL的属性描述和仿真延时 第8章 VHDL层次化程序设计 第9章 VHDL的数字系统设计 第10章 VHDL在通信和DSP系统中的应用

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>