

## <<汇编语言程序设计及上机指导>>

### 图书基本信息

书名：<<汇编语言程序设计及上机指导>>

13位ISBN编号：9787302247418

10位ISBN编号：7302247412

出版时间：2011-6

出版时间：清华大学出版社

作者：钱忠民

页数：181

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计及上机指导>>

### 内容概要

本书以Intel 80x86至CORE微处理器指令系统和MASM

6.X为主体，介绍了16位、32位以及64位定点数指令的汇编语言程序设计方法。

全书共分8章，前7章分别讲述了微处理器的基本组成结构、指令系统和程序设计方法等，并包含了目前最新的64位程序设计内容；第8章是上机指导，结合前7章的知识给出了10个实验，介绍了完整的实验步骤和方法；本书还附录了各章习题参考答案。

本书适合作为高等院校相关专业“汇编语言程序设计”课程的教材或参考书。

# <<汇编语言程序设计及上机指导>>

## 书籍目录

### 第1章 汇编语言概述

#### 1.1 汇编语言的由来及其特点

##### 1.1.1 机器语言

##### 1.1.2 汇编语言

##### 1.1.3 汇编语言程序

##### 1.1.4 汇编语言的主要特点

##### 1.1.5 汇编语言的使用领域

#### 1.2 数据的表示和类型

##### 1.2.1 数值数据的表示

##### 1.2.2 非数值数据的表示

##### 1.2.3 基本的数据类型

#### 习题1

### 第2章 寄存器与存储器

#### 2.1 寄存器组织

##### 2.1.1 通用寄存器

##### 2.1.2 标志寄存器

#### 2.2 存储器的管理模式

##### 2.2.1 实地址方式内存管理

##### 2.2.2 保护方式内存管理模式

#### 习题2

### 第3章 指令格式与寻址方式

#### 3.1 指令格式

#### 3.2 操作数类型和有效地址

##### 3.2.1 操作数类型

##### 3.2.2 有效地址

.....

### 第4章 指令系统

### 第5章 汇编语言语法

### 第6章 结构化程序设计

### 第7章 高级汇编语言程序设计

### 第8章 汇编语言程序设计实验指导

### 附录A 汇编语言常见出错信息

### 附录B 部分习题答案

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>