

<<计算机组成原理联考辅导教程>>

图书基本信息

书名：<<计算机组成原理联考辅导教程>>

13位ISBN编号：9787302255833

10位ISBN编号：7302255830

出版时间：2011-6

出版时间：李春葆、肖忠付、杭小庆 清华大学出版社 (2011-06出版)

作者：李春葆 等著

页数：310

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机组成原理联考辅导教程>>

内容概要

《计算机组成原理联考辅导教程（2012版）》由长期坚持在大学教学第一线的教师，针对近几版的全国计算机学科专业综合考试大纲（计算机组成原理部分）进行深入剖析，并结合自身教学经验及全国联考阅卷中考生出现的各种问题编写而成。

《计算机组成原理联考辅导教程（2012版）》的多位编者参加了近三年的全国考研阅卷工作，在写作上力求指导性和针对性。

书中对考纲出现的知识点及其内在关联进行了深入挖掘，所有知识点都标识出难度和重要性，便于考生把握要领及方向；同时《计算机组成原理联考辅导教程（2012版）》收集大量的典型例题，总结各种求解方法，不仅有计算机组成原理教学中广为采用的用例，还包括往年部分著名高校的考研试题。

《计算机组成原理联考辅导教程（2012版）》可作为参加计算机专业研究生入学考试的考生复习用书，也可以作为计算机专业的学生学习计算机组成原理课程的辅导用书。

书籍目录

第1章 计算机系统概述1.1 计算机发展历程1.2 计算机系统层次结构1.3 计算机的性能指标第2章 数据的表示和运算2.1 数制与编码2.2 定点数的表示和运算2.3 浮点数的表示和运算2.4 算术逻辑单元alu第3章 存储器层次结构3.1 存储器的分类和层次化结构3.2 半导体随机存取存储器3.3 只读存储器3.4 主存储器与cpu的连接3.5 双口ram和多模块存储器3.6 高速缓冲存储器 (cache) 3.7 虚拟存储器第4章 指令系统4.1 指令格式4.2 指令的寻址方式4.3 cisc和risc的基本概念第5章 中央处理器5.1 cpu和控制器5.2 指令执行过程5.3 数据通路的功能和基本结构5.4 硬布线控制器和微程序控制器5.5 指令流水线第6章 总线6.1 总线概述6.2 总线仲裁6.3 总线操作和定时6.4 总线标准第7章 输入输出 (i/o) 系统7.1 i/o系统基本概念7.2 外部设备7.3 i/o接口 (i/o控制器) 7.4 i/o方式88参考文献

章节摘录

版权页：插图：4.通道方式（1）通道的基本概念通道指专门用于负责输入/输出工作的处理器，它独立于CPU，有自己的指令系统。

该指令系统比较简单，一般只有数据传送指令、设备控制指令等。

通道所执行的程序称为通道程序。

主机可以接若干个通道，一个通道可以接若干个设备控制器，一个设备控制器又可以接一台或多台I/O设备。

从逻辑结构上讲，通道方式具有4级连接：主机 - 通道 - 设备控制器 - I/O设备。

（2）通道的类型根据信息交换方式的不同，可以将通道分成以下几种类型：· 字节多路通道。

按字节交换方式工作。

它通常都含有若干个非分配型子通道，每个子通道连接一台I/O设备，这些子通道按时间片轮转方式共享主通道，当一个子通道控制其：I/O设备交换完一个字节后，立即让出字节多路通道（主通道），以便让另一个子通道使用。

如图7.10（a）所示.先选择设备A.为其传送一个字节A1.然后选择设备B.为其传送一个字节B1，再选择设备C，为其传送一个字节c1接着再交叉地传送A2、B2、C2等。

字节多路通道一般用于连接中、低速I/O设备。

一个字节多路通道可以连接多台中、低速设备。

编辑推荐

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>