

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787302282389

10位ISBN编号：7302282382

出版时间：2012-7

出版时间：清华大学出版社

作者：李光辉 等著

页数：256

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

《全国普通高等院校电子信息规划教材：数字电子技术》系统地介绍了数字电子技术基础知识。全书共分为8章，内容包括数字逻辑基础、组合逻辑电路、时序逻辑基础与触发器、时序逻辑电路分析与设计、可编程逻辑器件、数/模和模/数转换电路、数字系统设计、电子设计自动化技术基础。为便于教学，每章都配备了大量实例和习题。

本书可作为高等院校计算机、电子、自动化等专业的教材也可供从事数字电子技术工作的技术人员参考。

书籍目录

第1章 数字逻辑基础1.1 数字电路的基本概念1.1.1 什么是数字电路1.1.2 数字电路的应用1.2 数制与编码1.2.1 数制1.2.2 数制转换1.2.3 编码1.3 逻辑代数基础1.3.1 逻辑代数的基本运算1.3.2 复合逻辑运算与常用逻辑门1.3.3 逻辑代数的基本公式和运算规则1.4 逻辑函数的描述方法1.4.1 真值表描述法1.4.2 代数式描述法1.4.3 逻辑图描述法1.4.4 波形图描述法1.4.5 卡诺图描述法1.4.6 逻辑函数的表示方法之间的相互转换1.5 逻辑函数的化简1.5.1 逻辑函数的标准形式1.5.2 代数法化简逻辑函数1.5.3 逻辑函数的卡诺图化简法1.5.4 含有无关项的逻辑函数的化简本章小结习题参考文献第2章 组合逻辑电路2.1 集成逻辑门2.1.1 双极型逻辑门电路2.1.2 CMOS逻辑门电路2.1.3 各类逻辑门的性能比较2.2 常用的组合逻辑模块2.2.1 加法器2.2.2 比较器2.2.3 编码器2.2.4 译码器2.2.5 数据选择器2.2.6 奇偶校验电路2.3 组合逻辑电路的分析与设计2.3.1 组合逻辑电路的分析2.3.2 组合逻辑电路的设计2.4 组合逻辑电路中的竞争与冒险2.4.1 逻辑竞争与冒险的概念2.4.2 逻辑冒险的识别2.4.3 逻辑冒险的消除方法本章小结习题参考文献第3章 时序逻辑基础与触发器3.1 时序逻辑基础3.1.1 时序逻辑电路的结构与特点3.1.2 时序逻辑电路的分类3.2 触发器3.2.1 基本RS触发器3.2.2 钟控触发器3.2.3 主从触发器3.2.4 边沿触发器3.2.5 集成触发器3.2.6 集成触发器的参数3.2.7 各种触发器的转换本章小结.....第4章 时序逻辑电路分析与设计第5章 可编程逻辑器件第6章 数 / 模和模 / 数转换电路第7章 数字系统设计第8章 电子设计自动化技术基础

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>