

<<计算机硬件技术基础学习指南>>

图书基本信息

书名：<<计算机硬件技术基础学习指南>>

13位ISBN编号：9787302313427

10位ISBN编号：7302313423

出版时间：2013-4

出版时间：清华大学出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础学习指南>>

书籍目录

第1章 微型计算机系统的组成与结构1 1.1 重点与难点讲解1 1.1.1 微型计算机系统的组成1 1.1.2 8086CPU的寄存器组2 1.1.3 微型计算机系统的主要性能指标3 1.2 例题精选4第2章 汇编语言程序设计基础8 2.1 重点与难点讲解8 2.1.1 寻址方式8 2.1.2 指令系统9 2.1.3 汇编语言程序格式12 2.1.4 汇编语言程序设计15 2.2 有关寻址方式的例题精选16 2.3 有关指令系统的例题精选21第3章 BIOS和DOS系统功能调用63 3.1 重点与难点讲解63 3.2 例题精选63第4章 存储器组织结构69 4.1 重点与难点讲解69 4.1.1 有关存储器的概念69 4.1.2 半导体存储器的性能指标70 4.1.3 半导体存储器芯片的主要外部引脚71 4.2 例题精选72第5章 输入输出接口与中断77 5.1 重点与难点讲解77 5.1.1 接口的基本概念77 5.1.2 接口的基本功能78 5.1.3 CPU与外设之间的数据传送控制方式78 5.1.4 输入输出端口的编址方式80 5.1.5 中断的基本概念80 5.1.6 中断优先级与中断嵌套82 5.1.7 中断向量表82 5.1.8 中断处理的过程83 5.1.9 中断服务程序设计85 5.2 例题精选87第6章 接口技术及其应用95 6.1 重点与难点讲解95 6.1.1 定时/计数控制技术95 6.1.2 并行接口技术97 6.1.3 串行接口技术103 6.1.4 模拟量输入输出接口107 6.2 例题精选108第7章 计算机总线技术131 7.1 重点与难点讲解131 7.1.1 计算机总线概述131 7.1.2 系统总线133 7.1.3 PCI局部总线134 7.1.4 PCI Express总线134 7.1.5 外部总线135 7.2 例题精选135第8章 汇编语言程序设计的上机指导136 8.1 上机环境136 8.2 调试程序137 8.2.1 动态调试程序DEBUG常用的命令137 8.2.2 程序段的调试方法和举例144附录A 标准ASCII码表147附录B PC中断表148附录C DOS功能调用(INT 21H的功能)\150附录D BIOS功能调用153参考文献156

<<计算机硬件技术基础学习指南>>

编辑推荐

颜志英、颜星悦编著的《计算机硬件技术基础学习指南》分为8章，内容主要包括：微型计算机系统的组成、寻址方式、指令系统、系统功能调用、汇编语言程序设计、存储器组织与设计、输入输出接口与中断、微机总线、一些常用的可编程接口芯片以及在微机系统中的应用等，最后一章是“汇编语言程序设计的上机指导”。

每一章内容都包含有“重点与难点讲解”、“例题精选”两部分。

其中，“重点与难点讲解”主要提出了对应节章的难点、要点，以及对知识点的分析与总结。

“例题精选”主要帮助学生通过解题的方式来掌握教学内容。

本书选择了大量的例题并给出详细的解答与说明，也包括历年自学考试中“微机原理”、“汇编语言程序设计”等课程中常出现的试题。

<<计算机硬件技术基础学习指南>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>