

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787307057593

10位ISBN编号：730705759X

出版时间：2007-9

出版时间：武汉大学

作者：金汉均

页数：217

字数：341000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

本书以INTEL8086 / 8088为CPU的PC机及其兼容机作为硬件平台，以DOS操作系统作为软件平台，深入讨论16位微型计算机的汇编语言程序设计。全书由正文和附录两部分组成，正文分为五章，第一章介绍DOS环境下汇编语言程序设计所需要的若干基础知识；第二章介绍几种寻址方式，详细介绍了8086 / 8088的指令系统；第三章介绍汇编语言中的表达式、常用的伪指令，特别介绍了如何调用DOS中断实现I / O操作；第四章系统介绍了顺序、分支、循环、子程序结构的程序设计方法及技巧；第五章主要介绍了中断和中断程序设计的概念以及BIOS和DOS中断调用的基本方法。本书内容由浅入深，循序渐进，实例丰富。每章后都有各类习题，以便读者检查、巩固所学知识。附录提供了编程所需的ASC 码表、8086 / 8088指令表、DOS中断表和DEBUG的使用方法以及实验指导。

本书可作为大专院校和高职高专“汇编语言程序设计”等相关课程的教材或参考书，也可供从事计算机系统开发的工程人员参考。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识

- 1.1 什么是汇编语言
 - 1.1.1 机器语言
 - 1.1.2 汇编语言
 - 1.1.3 高级语言
 - 1.1.4 学习汇编语言的优势
- 1.2 进位计数制及不同数制间转换
 - 1.2.1 什么是进位计数制?
 - 1.2.2 计算机中常用的进位计数制
 - 1.2.3 不同进位计数制之间的转换
- 1.3 二进制数的算术和逻辑运算
 - 1.3.1 进制数的算术运算
 - 1.3.2 二进制数的逻辑运算
- 1.4 数和字符在计算机中的表示
 - 1.4.1 无符号数与带符号数
 - 1.4.2 字符的ASCII码表示
 - 1.4.3 BCD码
- 1.5 8086 / 8088 CPU的功能结构
- 1.6 8086 / 8088 CPU的寄存器组
 - 1.6.1 通用寄存器
 - 1.6.2 专用寄存器
- 1.7 8086 / 8088的存储器
 - 1.7.1 存储单元的地址和内容
 - 1.7.2 存储器地址的分段
 - 1.7.3 逻辑地址和物理地址
 - 1.7.4 段寄存器的引用
- 1.8 堆栈
- 1.9 PC机操作系统和DOS内存布局
- 1.10 外部设备及I / O地址空间

习题1

第2章 寻址方式及指令系统

- 2.1 8086 / 8088指令格式
 - 2.1.1 指令的书写格式
 - 2.1.2 操作数的形式
- 2.2 与数据有关的寻址方式
 - 2.2.1 立即寻址方式
 - 2.2.2 寄存器寻址方式
 - 2.2.3 直接寻址方式
 - 2.2.4 寄存器间接寻址方式
 - 2.2.5 寄存器相对寻址方式
 - 2.2.6 基址变址寻址方式
 - 2.2.7 相对基址变址寻址方式
 - 2.2.8 跨段问题
- 2.3 8086 / 8088指令系统
 - 2.3.1 数据传送指令

<<汇编语言程序设计>>

2.3.2 进制算术运算指令

2.3.3 位操作指令

2.3.4 串操作指令

2.3.5 控制转移指令

2.3.6 处理器控制指令

习题2

第3章 汇编语言程序格式

3.1 汇编语言语句

3.1.1 语句的种类

3.1.2 语句的格式

3.2 基本伪指令

3.2.1 符号定义伪指令

3.2.2 数据定义伪指令

3.2.3 段定义伪指令

3.2.4 过程定义伪指令

3.2.5 程序开始和结束伪指令

3.3 汇编语言源程序结构

3.3.1 源程序的一般结构

3.3.2 源程序编写时应注意的问题

3.4 调用DOS中断实现数据输入/输出功能

3.5 汇编语言程序上机过程

习题3

第4章 基本汇编语言程序设计

4.1 汇编语言程序设计的基本步骤

4.2 顺序结构程序设计

4.2.1 顺序程序结构形式

4.2.2 顺序程序设计实例

4.3 分支结构程序设计

4.3.1 分支程序结构形式

4.3.2 转移指令的使用及编写分支程序的方法

4.3.3 多分支程序设计

4.4 循环结构程序设计

4.4.1 循环程序结构形式

4.4.2 实现循环程序结构的方法

4.4.3 多循环程序设计

4.5 子程序设计

4.5.1 子程序结构形式

4.5.2 子程序及其参数的传递过程

4.5.3 子程序的嵌套

4.6 程序设计实例

4.7 宏结构程序设计

4.7.1 宏定义、宏调用和宏使用

4.7.2 宏结构举例

4.7.3 宏与子程序的区别

习题4

第5章 输入/输出和中断

5.1 I/O设备的数据传送控制方式

<<汇编语言程序设计>>

- 5.1.1 接口与端口
 - 5.1.2 I/O端口地址
 - 5.1.3 数据传送控制方式
 - 5.2 程序直接控制I/O方式
 - 5.2.1 无条件传送方式
 - 5.2.2 有条件传送方式
 - 5.3 中断传送方式
 - 5.3.1 中断和中断源
 - 5.3.2 8086 / 8088的中断系统
 - 5.3.3 中断服务程序的设计
 - 5.4 DOS和BIOS功能调用
 - 5.4.1 DOS系统调用
 - 5.4.2 BIOS系统调用
- 习题5
- 附录
- 附录1 ASCII码表
 - 附录2 8086 / 8088指令系统表
 - 附录3 DOS系统功能调用表
 - 附录4 DEBUG的使用
 - 附录5 实验指导
- 参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>