

<<微机原理与接口技术基础与应用>>

图书基本信息

书名：<<微机原理与接口技术基础与应用>>

13位ISBN编号：9787502763305

10位ISBN编号：7502763309

出版时间：2005-7

出版时间：海洋出版社

作者：邓振杰

页数：276

字数：400000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微机原理与接口技术基础与应用>>

### 内容概要

本书是专为落实教育部和信息产业部《关于确定职业院校开展计算机应用与软件技术专业领域技能型紧缺人才培养培训工作的通知》和《职业院校计算机应用与软件技术专业领域技能型紧缺人才培养指导方案》精神而编写的标准的职业院校教材。

本书内容：本书由10章和4个附录构成。

主要内容包括微机概述，微处理器，微机指令系统，总线技术，半导体存储器，输入输出接口技术，中断技术，常用可编程接口芯片，人机交互设备及接口，转换器等。

本书特点：1 快速掌握操作技能和培训动手能力。

摆脱传统的理论教学僵化，注重学生动手操作和实际应用的培养，体现教学方法和学习策略。

2 基础知识与实际应用紧密结合。

内容丰富，全面，概念清楚，注重理论知识与实际应用结合。

3 方便教学和自学。

每章不仅配有习题，供学生自学自测之用，而且在必要的章节都增加了典型例题解析，既是本章内容的扩充和延伸，也为读者提供一种分析问题，解决问题的方法和途径。

适用范围：全国高职高专计算机专业，自动控制，电子工程，机电工程及信息技术等专业的教科书；所有从事微机及其应用系统设计的工程技术人员自学参考用书。

## 书籍目录

第1章 微型计算机概述 1.1 微型计算机发展概况 1.1.1 微处理器与微型计算机 1.1.2 微型计算机的发展与应用 1.1.3 微型计算机的分类 1.1.4 微型计算机的主要性能指标 1.2 微型计算机的结构和工作过程 1.2.1 微型计算机的组成结构 1.2.2 微型计算机工作过程 1.3 计算机中数据的表示 1.3.1 进制转换及计算 1.3.2 计算机中数值数据的表示 1.3.3 常用的编码 1.4 习题第2章 微处理器 2.1 8086/8088微处理器的结构和时序 2.1.1 8086/8088微处理器的内部结构 2.1.2 8086/8088微处理器的寄存器结构 2.1.3 8086/8088微处理器的外部引脚及功能 2.1.4 8086/8088微处理器的总线周期 2.2 8086/8088微处理器的存储器结构 2.2.1 存储器的结构 2.2.2 逻辑地址和物理地址 2.2.3 系统存储区的分配 2.3 80x86系列微处理器简介 2.3.1 80286微处理器 2.3.2 80386微处理器 2.3.3 80486微处理器 2.3.4 Pentium系列微处理器 2.4 习题第3章 微型计算机指令系统 3.1 8086/8088的指令系统格式及寻址方式 3.1.1 指令方式 3.1.2 寻址方式 3.2 8086指令系统 3.2.1 数据传送类指令 3.2.2 算术运算类指令 3.2.3 逻辑运算与移位类指令 3.2.4 串操作类指令 3.2.5 控制转移类指令 3.2.6 处理器控制类指令 3.3 常用伪指令 3.3.1 段的定义 3.3.2 过程定义 3.3.3 数据定义及存储器分配 3.3.4 符号定义 3.3.5 结构定义 3.3.6 模块定义与连接伪指令 3.3.7 程序计数器和ORG伪指令 3.4 汇编语言程序设计 3.4.1 汇编语言概述 3.4.2 顺序结构程序设计 3.4.3 分支结构程序设计 3.4.4 循环程序结构设计 3.4.5 子程序设计 3.4.6 系统功能调用 3.4.7 BIOS中断调用 3.5 习题第4章 微型计算机的总线技术 4.1 总线概述 4.1.1 总线基本概念 4.1.2 总线分类 4.1.3 总线的主要性能指标 4.1.4 总线规范 4.2 系统总线 4.2.1 ISA总线 4.2.2 EISA总线 4.3 局部总线 4.3.1 VESA总线 4.3.2 PCI总线 4.3.3 AGP总线 4.4 通用串行USB总线 4.4.1 USB总线概述 4.4.2 USB总线的拓扑结构 4.4.3 USB系统组成 4.4.4 USB的物理接口和电气特性 4.4.5 USB数据流类型和传输类型 4.5 IEEE1394总线 4.6 几种常用总线 4.7 习题第5章 半导体存储器 5.1 概述 5.1.1 存储器的分类 5.1.2 存储器的性能指标与层次结构 5.2 半导体存储器 5.2.1 存储器的基本结构 5.2.2 存储器的基本操作 5.2.3 随机存取存储器RAM 5.2.4 只读存储器ROM 5.2.5 存储器的扩展 5.2.6 RAM与CPU的连接 5.2.7 ROM与CPU的连接 5.3 辅助存储器 5.3.1 软盘存储器及其接口 5.3.2 硬盘存储器及其接口 5.3.3 光盘存储器及其接口 5.4 新型存储器技术 5.4.1 多体交叉存储器 5.4.2 闪速存储器 5.4.3 高速缓冲存储器 5.4.4 模拟存储器 5.5 习题第6章 输入输出接口技术 6.1 I/O接口 6.1.1 I/O接口的结构与功能 6.1.2 I/O端口编址方式 6.1.3 CPU与I/O接口之间传递的信息 6.2 I/O设备数据传递方式 6.2.1 无条件传递方式 6.2.2 查询传递方式 6.2.3 中断传递方式 6.2.4 DMA传递方式 6.3 串行接口 6.3.1 串行通信 6.3.2 串行接口的基本结构 6.4 并行接口 6.4.1 并行通信 6.4.2 并行接口的基本结构 6.5 习题第7章 中断技术 7.1 中断技术概述 7.1.1 中断源和中断识别 7.1.2 中断处理过程 7.1.3 中断优先级管理 7.2 8086的中断结构 7.2.1 8086中断源分类 7.2.2 中断向量表 7.3 8086的中断处理过程 7.4 可编程中断控制器8259A及其应用 7.4.1 8259A的内部结构及其引脚 7.4.2 8259A的工作方式 7.4.3 8259A的中断响应过程 7.4.4 8259A的初始化命令字和操作命令字 7.5 习题第8章 常用可编程接口芯片 8.1 可编程并行接口芯片8255A 8.1.1 8255A的内部结构及引脚 8.1.2 8255A的工作方式 8.1.3 8255A的编程及应用 8.2 可编程串行接口芯片8251 8.2.1 8251的内部结构及引脚 8.2.2 8251的编程及应用 8.3 可编程定时器/计数器接口芯片8253 8.3.1 微机系统中的定时与记数 8.3.2 8253的内部结构及引脚 8.3.3 8253的编程 8.3.4 8253的工作方式 8.3.5 8253的应用 8.4 可编程DMA控制器8237A 8.4.1 8237A的内部结构及引脚 8.4.2 8237A内部寄存器功能及格式 8.4.3 8237A的编程及应用 8.5 习题第9章 人机交互设备及接口 9.1 显示器与显示卡 9.1.1 CRT显示器及接口 9.1.2 LED显示器及接口 9.1.3 显示卡 9.2 键盘与鼠标 9.2.1 键盘的工作原理 9.2.2 PC机键盘接口 9.2.3 鼠标的工作原理 9.2.4 鼠标接口 9.3 打印机接口 9.3.1 常用打印机及工作原理 9.3.2 主机与打印机接口 9.3.3 打印机中断调用 9.4 习题第10章 D/A,A/D转换器 10.1 D/A 转换器 10.1.1 D/A 转换器工作原理 10.1.2 D/A 转换器的主要参数 10.1.3 八位D/A 转换器DAC0382及应用 10.2 A/D 转换器 10.2.1 A/D转换器工作原理 10.2.2 ADC的性能指标 10.2.3 十二位A/D转换器AD574及应用 10.2.4 A/D转换器的选择原则 10.3 习题附录A 8086指令系统附录B DOS系统功能调用附录C BIOS 功能调用附录D 80x86中断向量参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>