

<<微型计算机原理>>

图书基本信息

书名：<<微型计算机原理>>

13位ISBN编号：9787504555861

10位ISBN编号：750455586X

出版时间：2006-5

出版时间：中国劳动社会保障

作者：劳动和社会保障部

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机原理>>

内容概要

《微型计算机原理》根据劳动和社会保障部培训就业司颁发的《计算机专业教学计划》和QBASIC语言教学大纲编写，供中等职业技术学校计算机及应用专业以及其他相关专业使用。主要内容包：QBASIC的基本操作、QBASIC的基础知识、程序设计基础、图形程序设计、顺序结构、选择结构、循环结构、数组及其应用等。

<<微型计算机原理>>

书籍目录

第1章 微型计算机基础 (1) 1.1 微型计算机系统概述 (1) 1.2 微型计算机的组成和结构 (6) 1.3 计算机中信息的表示和运算 (13) 第2章 8086/8088 CPU和内存存储器的组织 (21) 2.1 8086/8088 CPU的功能结构 (21) 2.2 8086/8088 CPU的引脚信号和操作时序 (25) 2.3 8086内存存储器的组织 (30) 2.4 80x86 CPU简介 (33) 第3章 8086微型计算机指令系统 (35) 3.1 指令格式和操作数的种类 (35) 3.2 8086的寻址方式 (36) 3.3 8086机器语言指令 (40) 第4章 汇编语言程序设计基础 (54) 4.1 汇编语言及其语句 (54) 4.2 汇编语言常用伪指令 (61) 4.3 汇编语言源程序结构和上机操作过程 (67) 4.4 汇编语言程序设计的基本方法 (70) 第5章 半导体存储器 (84) 5.1 存储器概述 (84) 5.2 半导体存储器的工作原理 (88) 5.3 主存储器与CPU的接口 (89) 第6章 输入/输出及中断系统 (99) 6.1 I/O接口概述 (99) 6.2 I/O控制方式 (104) 6.3 中断原理 (108) 6.4 中断应用 (116) 第7章 总线和外围设备子系统概述 (119) 7.1 总线 (119) 7.2 常规外围设备子系统概述 (123) 第8章 编程实验 (131) 8.1 使用微机编写程序 (131) 8.2 汇编语言程序实验 (134) 附录A 调试程序DEBUG的使用 (141) 附录B DOS系统功能调用 (145) 附录C ROM BIOS中断调用 (146) 附录D 美国信息交换标准代码ASCII (148) 附录E 实验参考答案 (150)

章节摘录

插图：5.2.1 静态RAM 静态随机存储器（Static Random Access Memory，简称SRAM）是随机存取存储器的一种。

数据存入静态RAM后，只要电源维持不变，其中存储的数据就能够一直维持不变，不需要定时刷新。与动态RAM比，静态RAM的读写速度要快，但由于每个存储单元的结构更复杂，集成度也较低。利用CMOS工艺制成的静态RAM有读写状态和维持状态两种模式，当处于维持模式时，只要加上较低的电压，就能够保持其中的数据不丢失。

5.2.2 动态RAM 动态随机存储器（Dynamic Random Access Memory，简称DRAM）和静态RAM不同，动态RAM的基本存储电路为单管动态存储电路。

动态RAM存储单元比静态RAM存储单元简单得多，在硅片上只需要更少的面积。

这使动态RAM的存储密度比静态RAM高很多，同时每一位的成本要低得多。

因为较低的价格，在需要大型存储阵列且需要节约成本的任何时候，通常使用动态RAM，但是动态RAM比较简单的单元设计导致电路显著变慢；读写时间都增加，这就限定了它们应用在大型系统中存储数据。

5.2.3 只读存储器 只读存储器（Read Only Memory，简称ROM）是用作永久数据存储的存储阵列。

信息由ROM的生产者或者系统程序员存储。

用户依赖于特殊的设备具有有限的编程能力（或者根本没有）。

ROM提供非易失性的存储，这意味即使切断电源连接，数据仍然保持在该存储器中。

但是随着存储技术的发展，也出现了可编程（ROM中内容的设定）ROM。

根据编程的方式，ROM可分成以下三种，见：表5—1。

<<微型计算机原理>>

编辑推荐

《微型计算机原理》为全国中等职业技术学校计算机教材之一。

<<微型计算机原理>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>