

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787504587565

10位ISBN编号：7504587567

出版时间：2011-1

出版时间：中国劳动社会保障出版社

作者：人力资源和社会保障部教材办公室 编

页数：302

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

由张伟林和刘进峰主编的《数字电子技术》主要内容包括：认识数字电路、组装与测试组合逻辑电路、触发器的应用、组装与测试时序逻辑电路、组装与测试555时基电路和石英晶体多谐振荡器电路、半导体存储器的应用、可编程逻辑器件GAL的应用、数模与模数转换器的应用、制作接口电路等，其中带“\*”号为选修内容。

《数字电子技术》为国家级职业教育规划教材，可作为高等职业技术学院电类专业教材，也可作为成人高校、广播电视大学、本科院校举办的二级职业技术学院和民办高校的电类专业教材，或作为自学用书。

本书由张伟林、刘进峰主编，李建军、牛小方参与编写。

## &lt;&lt;数字电子技术&gt;&gt;

## 书籍目录

- 课题一认识数字电路
  - 任务一认识数制与数制转换
  - 任务二学习二进制数算术运算
  - 任务三学习二进制代码
  - 任务四认识基本逻辑关系并测试逻辑门
  - 任务五测试TTL集成门电路
  - 任务六测试CMOS集成门电路
  - 任务七测试集成门电路的逻辑功能
  - 任务八化简逻辑函数
- 课题二组装与测试组合逻辑电路
  - 任务一分析和测试给定的组合逻辑电路
  - 任务二设计和测试“四舍五入”逻辑电路
  - 任务三应用编码器、译码器组装十进制数码显示电路
  - 任务四应用数据选择器组装三地开关控制电路
  - 任务五应用加法器组装BCD码转余3码电路
  - 任务六应用数值比较器组装工件规格识别电路
  - \*任务七仿真测试组合逻辑电路
- 课题三触发器的应用
  - 任务一应用RS触发器制作手动脉冲信号发生器
  - 任务二学习和测试JK触发器
  - 任务三应用D触发器组装4人抢答器
  - 任务四触发器功能转换
- 课题四组装与测试时序逻辑电路
  - 任务一分析和测试给定的时序逻辑电路
  - 任务二组装与测试集成二进制加法计数器
  - 任务三组装与测试集成二进制加/减可逆计数器
  - 任务四组装与测试集成十进制加/减可逆计数器
  - 任务五组装与测试任意进制计数器
  - 任务六组装与测试多级任意进制计数器
  - 任务七组装与测试集成二—五—十进制计数器
  - 任务八组装与测试数据寄存器
  - \*任务九仿真测试时序逻辑电路
- 课题五组装与测试555时基电路和石英晶体多谐振荡器电路
  - 任务一组装与测试555延时控制电路
  - 任务二组装与测试555施密特触发器
  - 任务三组装555时钟脉冲信号发生器
  - 任务四组装与测试石英晶体秒脉冲振荡器
  - \*任务五仿真测试多谐振荡器
- 课题六半导体存储器的应用
  - 任务一应用ROM制作彩灯控制器
  - 任务二应用ROM实现组合逻辑函数
  - 任务三应用ROM实现乘法运算表
  - 任务四学习随机存储器RAM
- 课题七可编程逻辑器件GAL的应用
  - 任务一应用GAL制作8路输出控制器

## <<数字电子技术>>

任务二应用GAL制作复合逻辑门电路  
任务三应用GAL制作十进制数码显示器  
任务四应用GAL制作4位左移寄存器  
任务五应用GAL制作四进制加法计数器  
任务六应用GAL制作十进制加法计数器  
课题八数模与模数转换器的应用  
任务一 组装与测试数模转换器DAC  
任务二应用模数转换器ADC制作数字电位器  
\*任务三仿真测试DAC和ADC  
课题九制作接口电路  
任务一应用光耦制作输入接口电路  
任务二应用继电器制作输出接口电路  
任务三应用光耦制作输出接口电路  
附录A Multisim2001软件的使用方法  
附录B 电气简图用图形符号二进制逻辑元件简介  
附录C 实验器材  
附录D 部分数字集成电路型号索引

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>