

<<大学信息技术基础>>

图书基本信息

书名：<<大学信息技术基础>>

13位ISBN编号：9787504643629

10位ISBN编号：7504643629

出版时间：2006-5

出版时间：中国科学技术出版社

作者：刘明生主编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<大学信息技术基础>>

内容概要

随着科学技术的发展，信息技术已经渗透到社会的各个领域并起着越来越重要的作用。信息技术是人类在产生、获取、检测、变换、存储、传递、处理、显示、识别、提取、控制和利用信息的过程中，为了拓展自身信息器官功能，争取更多更好的生存发展机会而产生和发展起来

<<大学信息技术基础>>

书籍目录

第1章 信息技术基础知识第2章 微型计算机系统基础知识第3章 计算机网络基础知识第4章 中文Windows 2000操作系统第5章 Word 2000文字处理软件第6章 Excel 2000电子表格软件第7章 PwoerPoint 2000演示文稿软件第8章 FrontPage 2000页面制作软件第9章 因特网的基本应用&

章节摘录

版权页：插图：二、基本术语和基本概念 1.微型计算机硬件系统 (1) 微型计算机的结构 微型计算机采用总线结构将CPU、主存储器和输入、输出接口电路连接起来。

(2) 微型计算机的硬件组成 微型计算机由控制器、运算器、存储器、输入设备、输出设备五部分组成，属于冯·诺依曼型计算机。

总线：总线是微型计算机多个功能部件共享的信息传输线，由数据总线、地址总线、控制总线组成。

数据总线DB (Data Bus)：用于CPU与主存储器、CPU与I/O接口之间传送信息。

计算机总线的宽度等于计算机的字长。

地址总线AB (Address Bus)：用于给出源数据或目的数据所在的主存单元或I/O端口的地址。

控制总线CB (Control Bus)：用来控制对数据线和地址线的访问和使用。

常用的总线标准有：ISA总线、EISA总线、VESA总线、PCI总线。

目前微机上采用的大多是PCI总线。

总线的主要性能指标有：总线的带宽、总线的位宽和总线的工作频率。

中央处理器 (CPU)：“中央处理器”写作CPU (Central Processing Unit)，它主要由运算器、控制器、寄存器等组成，它是微型计算机的核心部件。

CPU的主要性能指标有：字与字长、主频、时钟频率、地址总线宽度、数据总线宽度等。

字与字长：字指计算机内部作为一个整体参与运算、处理和传送的一串二进制数。

一般将计算机数据总线所包含的二进制位数称为字长。

主频：CPU的时钟频率 (CPU Clock Speed)。

主频越高，一个时钟周期里完成的指令数也越多，CPU的运算速度也就越快。

时钟频率：时钟频率即CPU的外部时钟频率 (即外频)，它直接影响CPU与内存之间的数据交换速度。

地址总线宽度：地址总线宽度决定了CPU可以访问的物理地址空间。

假设CPU有n根地址线，则其可以访问的物理地址为 2^n 。

数据总线宽度：数据总线宽度决定了CPU与二级高速缓存、内存以及输入/输出设备之间一次数据传输的信息量。

内存储器：微机内部直接与CPU交换信息的存储器称主存储器或内存储器。

主要功能是：存放计算机运行时所需要的程序和数据。

微机的内存储器分为随机存储器 (RAM, Random Access Memory)、只读存储器 (ROM, Read Only Memory)、高速缓冲存储器 (Cache)。

<<大学信息技术基础>>

编辑推荐

《全国高等学校计算机基础课程规划教材:大学信息技术基础》由中国科学技术出版社出版。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>