

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787505367067

10位ISBN编号：7505367064

出版时间：2001-9

出版时间：电子工业

作者：徐建民

页数：299

字数：500000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

本书以80x86/Pentium系列微处理器为背景，系统地介绍了汇编语言程序设计的基础知识、程序设计方法和应用技术。

全书共分10章。

前两章概括地介绍了数在计算机中的表示、汇编语言运行的硬件环境。

第三、第四章介绍了寻址方式、指令系统和汇编语言的程序结构。

第五、六、七、八章是本书的核心部分，详细地介绍了80X86和Pentium微型计算机汇编语言程序设计的基本方法和技巧。

第九章介绍了汇编语言和高级语言的混合编程方法，第十章概要介绍了保护模式下汇编语言程序设计的基本方法和应用技术。

本书可作计算机科学技术和相关专业本、专科教材，也可作从事相关技术工作人员的参考书。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识	1.1 数据表示方法	1.1.1 数与数制	1.1.2 计算机中的数据表示
1.1.3 基本数据类型	1.2 汇编语言程序设计	1.2.1 程序设计语言	1.2.2 如何学习汇编语言
本章小结	习题一	第2章 微处理器的结构及存储器组成	2.1 80x86和Pentium微处理器的结构
2.1.1 80x86和Pentium微处理器的结构	2.1.2 80x86和Pentium微处理机的寄存器结构	2.2 存储器的组织	2.2.1 实模式存储器寻址
2.2.2 保护模式存储器寻址	本章小结	习题二	第3章 寻址方式和指令系统
3.1 寻址方式	3.1.1 数据寻址方式	3.1.2 程序存储器寻址方式	3.2 指令系统
3.2.1 数据传送指令	3.2.2 算术运算指令	3.2.3 十进制算术运算指令	3.2.4 逻辑运算指令
3.2.5 处理机控制指令	本章小结	习题三	第4章 伪指令及汇编语言源程序结构
4.1 汇编语言语句格式	4.1.1 语句种类	4.1.2 语句格式	4.2 伪指令
4.2.1 符号定义伪指令	4.2.2 数据定义伪指令	4.2.3 段定义伪指令	4.2.4 简化段定义他指令
4.2.5 程序开始和结束伪指令	4.2.6 指令集选择他指令	4.2.7 过程定义伪指令	4.3 汇编语言源程序结构
4.3.1 完整段定义结构	4.3.2 简化段定义结构	4.3.3 程序段前缀结构	4.3.4 COM文件结构
4.4 汇编语言的上机过程	4.4.1 概述	4.4.2 建立汇编语言的工作环境	4.4.3 用EDIT建立ASM文件
4.4.4 用MASM产生OBJ文件	4.4.5 用LINK产生EXE文件	4.4.6 程序的调试和执行	本章小结
习题四	第5章 基本结构程序设计	5.1 汇编语言程序设计概述	5.1.1 汇编语言程序设计的基本步骤
5.1.2 流程图的画法规定	5.2 顺序结构程序设计	5.3 分支程序设计	5.3.1 转移指令
5.3.2 双分支程序设计	5.3.3 多分支程序设计	5.4 循环结构程序设计	5.4.1 循环指令
5.4.2 循环程序的结构	5.4.3 循环程序设计方法	5.4.4 多重循环程序设计	5.4.5 串操作程序
5.4.6 循环程序设计举例	本章小结	习题五	第6章 子程序设计
6.1 子程序的概念与特性	6.2 子程序调用和返回指令	6.2.1 调用指令	6.2.2 返回指令
6.3 子程序的结构形式	6.3.1 子程序调用方法说明	6.3.2 现场保护和现场恢复	6.3.3 子程序的定义
6.4 子程序的设计和调用	6.4.1 子程序的设计	6.4.2 子程序的调用	6.5 子程序的参数传递方法
6.5.1 通过寄存器传递参数	6.5.2 通过堆栈传递参数	6.5.3 用存储单元传递参数	6.6 子程序的嵌套与递归
6.6.1 子程序的嵌套调用	6.6.2 子程序的递归调用	6.7 子程序设计举例	6.7.1 输入输出子程序
6.7.2 数制转换子程序	6.7.3 多位数运算符子程序	本章小结	习题六
第7章 高级汇编技术	7.1 定汇编	7.1.1 宏指令的定义、调用和展开	7.1.2 宏操作符
7.1.3 LOCAL伪指令	7.1.4 宏嵌套	7.1.5 宏程序库	7.1.6 宏指令与子程序的区别
7.2 重复汇编和条件汇编	7.2.1 重复汇编	7.2.2 条件汇编	本章小结
第8章 中断和输入输出程序设计	8.1 中断概述	8.1.1 中断与中断源	8.1.2 中断分类
8.1.3 中断向量表	8.1.4 中断过程	8.1.5 中断优先级	8.1.6 中断指令
8.2 中断处理程序设计	8.2.1 中断处理程序的编写	8.2.2 设置和获取中断向量	8.2.3 中断程序设计举例
8.3 BIOS中断调用	8.3.1 BIOS概述	8.3.2 BIOS中断调用方法	8.4 DOS功能调用
8.4.1 DOS功能调用概述	8.4.2 基本I/O功能调用	8.4.3 应用举例	8.5 磁盘文件管理
8.5.1 传统文件管理方式	8.5.2 扩充文件管理方式	8.6 输入输出程序设计	8.6.1 程序直接控制方式
8.6.2 程序中断方式	8.6.3 直接存储器访问(DMA)方式	8.6.4 通道传输方式	本章小结
习题八	第9章 汇编语言与高级语言的混合编程	9.1 调用协议	9.1.1 入口参数传递规则
9.1.2 返回值传递规则	9.1.3 寄存器保护规则	9.2 与C语言的接口	9.2.1 模块连接法
9.2.2 伪变量法	9.2.3 行内汇编法	9.3 与Pascal语言的接口	本章小结
习题九	第10章 保护模式程序设计	10.1 保护模式存储器管理	10.1.1 段寄存器与存储器分段管理
10.1.2 控制寄存器与存储器分页管理	10.1.3 调试寄存器与测试寄存器	10.2 描述符的类型	10.2.1 存储段描述符
10.2.2 系统段描述符	10.2.3 控制门描述符	10.3 保护模式下的系统类指令	10.3.1 实模式

<<汇编语言程序设计>>

和保护模式任何特权级下都可执行的指令 10.3.2 实模式和保护模式0特权组下可以执行的指令
10.3.3 仅在保护模式下执行的指令 10.3.4 特权指令 10.4 控制转移与特权级变换
10.4.1 任务状态段 10.4.2 同一任务内特权级不变的段间转移 10.4.3 同一任务内
特权级变换的段间转移 10.4.4 不同任务间的控制转移 10.5 中断/异常处理 10.5.1
中断 10.5.2 异常 10.5.3 中断/异常处理的控制转移 10.6 虚拟8086工作方式
10.6.1 虚拟8086方式 10.6.2 离开虚拟8086方式 10.6.3 进入虚拟8086方式 10.7
Windows下的保护模式编程 本章小结 习题十附录A 动态调试程序DEBUG附录B 80x86/Pentium
指令系统附录C 常用DOS功能调用参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>