第一图书网, tushu007.com

<<VHDL数字系统设计与高层次综合>>

图书基本信息

书名：<<VHDL数字系统设计与高层次综合>>

13位ISBN编号：9787505370944

10位ISBN编号：7505370944

出版时间：2002-1

出版时间：电子工业

作者：林敏 方颖立

页数：391

字数：643

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

全书内容共分8章。
第1，2，3章介绍了集成电路设计中的基本概念、语言程序基础和基本逻辑单元的VHDL模型；第4，5章介绍了数字系统的系统级设计和数字系统寄存器的传输级设计；第6，7章介绍了数字系统高层次综合及具体实例；第8章介绍了部分VHDL工具软件的使用。
另外，附录A列举了常用的IEEE VHDL标准程序包，附录B列举了常用的VHDL语句样例，以方便读者快速查阅。
本书可作为大专院校电子类高年级本科生和研究生学习VHDL语言的教科书和参考书，也可以为广大从事集成路设计的工程技术人员提供相关的技术参考。

书籍目录

第1章 集成电路设计中的基本概念第2章 VHDL语言程序基础第3章 基本边逻辑单元的VHDL模型第4章 数字系统的系统级设计第5章 数字系统的寄存器传输级设计第7章 数字系统的高级层次综合第7章 VHDL行为设计与高层次综合实例第8章 部分VHDL工具软件使用指南附录A IEEE标准程序包附录B VHDL常用语句样例参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com