

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787505382015

10位ISBN编号：7505382012

出版时间：2003-2-1

出版时间：电子工业出版社

作者：刘鑫,汪良能,刘炜

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书内容包括：数制与编码、逻辑代数与逻辑函数；集成逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、存储器、数/模与模/数转换、脉冲的产生及整形、VHDL语言与数字逻辑电路的设计。编写中注意到在讲述经典方法时，以小规模集成电路为主，而在讨论器件功能和应用时，以中、大规模集成电路为主，并且采用突出阐明各类器件的外特性为主、介绍电路内部结构为辅的方法，以便能使读者得心应手地将各类器件为逻辑设计所用。

<<数字电路与逻辑设计>>

书籍目录

绪论

第1章 数制与编码

1.1 数制

1.1.1 进位记数制

1.1.2 十进制数

1.1.3 二进制数

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>