

<<专用集成电路>>

图书基本信息

书名：<<专用集成电路>>

13位ISBN编号：9787505384071

10位ISBN编号：7505384074

出版时间：2003-1-1

出版时间：电子工业出版社

作者：Michael John Sebastian Smith

页数：1026

字数：1677000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<专用集成电路>>

### 内容概要

本书介绍了半定制和可编程的ASIC。

在对每种ASIC类型的数字逻辑设计与物理特性的基本原理进行描述后，讨论了ASIC逻辑设计——设计输入、逻辑综合、仿真以及测试，并进一步讲述了相应的物理设计——划分、平面布图规划、布局以及布线。

此外，本书对在ASIC设计中需要了解的各方面知识以及必需的工作都有详尽叙述。

本书可作为大学高年级和研究生教材，也是ASIC领域工程技术人员的理想参考书。

<<专用集成电路>>

作者简介

Michael John Sebastian Smith是一位ASIC领域的研究者、设计者和教育工作者。他任教于夏威夷大学，同时又是ASIC的设计顾问。他曾在IBM T.J.Watson研究中心工作，是Compass Design Automation公司的创办人之一，该公司目前是Avant！公司的一部分。Smith曾在剑桥大学皇后

## 书籍目录

第1章 ASIC导论 1 INTRODUCTION TO ASICs第2章 CMOS逻辑 39 CMOS LOGIC第3章 ASIC库的设计 117 ASIC LIBRARY DESIGN第4章 可编程ASIC 169 PROGRAMMABLE ASICs第5章 可编程ASIC逻辑单元 191 PROGRAMMABLE ASIC LOGIC CELLS第6章 可编程ASIC I/O单元 231 PROGRAMMABLE ASIC I/O CELLS第7章 可编程ASIC互连 275 PROGRAMMABLE ASIC INTERCONNECT第8章 可编程ASIC设计软件 299 PROGRAMMABLE ASIC DESIGN SOFTWARE第9章 低层次设计输入 327 LOW-LEVEL DESIGN ENTRY第10章 VHDL 379 VHDL第11章 VERILOG HDL 479 VERILOG HDL第12章 逻辑综合 559 LOGIC SYNTHESIS第13章 仿真 641 SIMULATION第14章 测试 711 TEST第15章 ASIC结构 805 ASIC CONSTRUCTION第16章 布图规划与布局 853 FLOORPLANNING AND PLACEMENT第17章 布线 909 ROUTING附录A VHDL资料 961 VHDL RESOURCES附录B VERILOG HDL资料 979 VERILOG HDL RESOURCES词汇表 1000GLOSSARY索引 1006INDEX

<<专用集成电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>