

<<增强核闪存80C51教程>>

图书基本信息

书名：<<增强核闪存80C51教程>>

13位ISBN编号：9787505392083

10位ISBN编号：7505392085

出版时间：2003-11

出版时间：电子工业出版社

作者：梁合庆

页数：273

字数：280000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<增强核闪存80C51教程>>

内容概要

本书主要介绍本书按层次化、增量化的方法组织教材。

层次化体现新技术的进阶，增量化简化教学内容。

基础原理分两个层次：MCS-51核和80C51增强核。

前者，忠实于现今仍使用的原理基础；后者，是截至21世纪初对前者的更新和补充，由它构成新产品的共同原理基础。

本书不是“人云亦云”的书，也不是简单地照搬厂家技术手册的书，而是对于传统MCS-51的原理和80C51最新产品手册进行融会贯通，在许多内容的讲授方法上做了新的大胆尝试，具有简明扼要、深入浅出、“一针见血”的特点。

<<增强核闪存80C51教程>>

书籍目录

第1章 绪论 1.1 嵌入式第二次浪潮 1.2 传统微控制器（8位/16位）的更新 1.3 今日嵌入式（32位/16位）
1.4 本书定位 1.5 本书编写特点 1.6 本书建议的授课时数第2章 MCS-51核 2.1 简介 2.2 CPU（中央处理单
元） 2.3 存储器结构 2.4 4×8位I/O口结构与操作 2.5 MCS-51指令系统 2.6 定时/计数器 2.7 中断系统 2.8
串行口 2.9 复位 2.10 本章回味与思考第3章 80C51增强核（80C51核+）第4章 P89C51/52/54/58X2
及P89C60/61X2系列第5章 P89C51RA2/RB2/RC2/RD2系列第6章 P89C660/662/664/668系列附录A ASCII码
表附录B 十六进制数变十进制数转换表附录C 增强核80C52闪存系列仿真器及实验仪

<<增强核闪存80C51教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>