

<<数字设计>>

图书基本信息

书名：<<数字设计>>

13位ISBN编号：9787505397149

10位ISBN编号：7505397141

出版时间：2004-4

出版时间：电子工业出版社

作者：（美）马诺

页数：408

字数：678000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字设计>>

内容概要

本书是一本系统介绍数字电路设计的专著。全书共分12章，内容涉及数字逻辑的基本理论，数字逻辑电路设计的基本原理与方法，存储器与可编程逻辑器件，数字集成电路及其相关实验，Verilog HDL硬件描述语言与数字系统设计技术等。本书结构严谨，选材新颖，深入浅出，内容紧密联系实际，可作为电子工程、通信工程和计算机科学与技术等相关专业的教材，也是电子设计工程师的一本优秀参考书。

<<数字设计>>

书籍目录

第1章 二进制 1.1 数字系统 1.2 二进制数 1.3 数制的转换 1.4 八进制和十六进制数 1.5 补码 1.6 带符号位的二进制数 1.7 二进制码 1.8 二进制数存储与寄存器 1.9 二进制逻辑 1.10 习题 1.11 参考文献第2章 布尔代数和逻辑门 2.1 基本定义 2.2 布尔代数的公理化定义 2.3 布尔代数的基本定理和性质 2.4 布尔函数 2.5 规范和标准式 2.6 其他逻辑运算 2.7 数字逻辑门 2.8 集成电路 2.9 习题 2.10 参考文献第3章 门电路的化简 3.1 图形法化简 3.2 四变量卡诺图 3.3 五变量卡诺图 3.4 和之积的化简 3.5 无关条件 3.6 电路的与非门或非门实现 3.7 其他的两级电路实现 3.8 异-或函数 3.9 硬件描述语言 3.10 习题 3.11 参考文献第4章 组合逻辑第5章 同步时序逻辑第6章 寄存器和计数器第7章 存储器和可编程逻辑器件第8章 寄存器传输级第9章 异步时序逻辑第10章 数字集成电路第11章 实验第12章 标准图形符号部分习题解答

<<数字设计>>

编辑推荐

《数字设计（第3版）》是经典数字设计教材的最新修订版。

《数字设计（第3版）》条理清楚，深入浅出地介绍了数字电路设计的基本方法。

《数字设计（第3版）》配套的Verilog模拟器软件——SynaptiCAD的VeriLogger Pro评估版本，提供一个综合了传统Verilog模拟器所有特征的仿真环境，它具有强大的图形测试矢量产生器。

VeriLogger的快速模型测试使读者可以对设计中的每个模型进行“自底向上”的测试。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>