第一图书网, tushu007.com

<<EDA实用技术教程>>

图书基本信息

书名：<<EDA实用技术教程>>

13位ISBN编号：9787508324920

10位ISBN编号：7508324927

出版时间：2004-9-1

出版时间：中国电力出版社

作者：侯继红,李向东

页数：222

字数：310000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

全书分为：第1章绪论，第2章 可编程逻辑器件，第3章MAX+PLUSⅡ概述，第4章原理图输入法，第5章硬件描述语言VHDL基础，第6章VHDL常用语句，第7章常用电路设计，第8章综合应用书后附录，可供任课教师和同学们结合自身的教学情况选用。
每章的后面配有实训指导，可供任课教师和同学们结合自身的教学情况选用。
本书注重实践操作和应用能力的培养，以满足目前教学的实际需要。
本书可作为本、专科，高职等院校机电、电子、自动化等专业教材使用，也可供其他有兴趣的读者参考阅读。

书籍目录

前言第1章 绪论　1.1 EDA技术发展概述　1.2 EDA技术的基本内容　1.3 EDA系统的构成　1.4 EDA设计的基本流程　1.5 设计输入　1.6 EDA技术的发展方向　习题 第2章 可编程逻辑器件　2.1 可编程逻辑器件发展概述及其分类　2.2 早期的PLD介绍　2.3 复杂可编程逻辑器件（CPLD）　2.4 现场可编程逻辑门阵列（FPGA）　2.5 专用集成电路（ASIC）　2.6 流行可编程器件介绍　习题 第3章 MAX+Plus II概述　3.1 MAX+Plus II 软件的功能　3.2 Max+plus II 软件的安装　3.3 Max+plus II 软件的设计流程　习题 第4章 原理图输入法　4.1 模为12计数器的设计　4.2 模为60计数器的设计　4.3 图形的层次化设计　4.4 可调参数元件（LPM）的应用　4.5 常见错误及其处理方法　习题 第5章 硬件描述语言VHDL基础　5.1 VHDL简介　5.2 VHTL程序设计基本结构　5.3 VHDL设计实例（一）　5.4 VHDL组成　5.5 VHDL中的数据　5.6 VHDL的表达式　习题 第6章 VHDL常用语句　6.1 顺序语句　6.2 并行语句　6.3 参数化元件设计　6.4 并行过程调用　6.5 VHDL的描述方式　6.6 属性及时钟描述　习题 第7章 常用电路设计　7.1 组合电路　7.2 时序电路设计　7.3 状态机　7.4 常见的错误　7.5 保留字　习题 第8章 综合应用　8.1 序列计数器　8.2 数字钟　8.3 通用异步收发器（uart） 附录A DXT-B型EDA实验开发系统　A.1 简介　A.2 下载板　A.3 主板　A.4 DXT-B的检测、验收项目和方法 附录B 程序包文件 附录C F10K10管脚对应表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com